(19) **日本国特許庁(JP)**

(12) 特許公報(B2)

(11)特許番号

特許第4721099号 (P4721099)

(45) 発行日 平成23年7月13日(2011.7.13)

(24) 登録日 平成23年4月15日(2011.4.15)

(51) Int.Cl.			FI				
GO 1 R	1/073	(2006.01)	GO1R	1/073	F		
GO 1 R	31/26	(2006.01)	GO1R	31/26	J		
GO 1 R	31/28	(2006.01)	GO1R	31/28	K		
HO1L	21/66	(2006.01)	HO1L	21/66	В		
			HO1L	21/66	Н		
						請求項の数 3	(全 40 頁)
(21) 出願番号 特願2005-113874 (P2005-113874)			(73) 特許権者 391018662				
(22) 出願日		平成17年3月14日	木本 軍生				
(65) 公開番号	65) 公開番号 特開2005-300545 (P2005-300545A)			東京都港区台場1丁目3番2-807			
(43) 公開日		平成17年10月27日	(2005.10.27)	(72) 発明者	木本 軍生		

審査請求日 平成20年3月6日(2008.3.6)

(32) 優先日

(31) 優先権主張番号 特願2004-117371 (P2004-117371) 平成16年3月16日 (2004.3.16)

(33) 優先権主張国 日本国(JP) ||(72) 発明者 ||木本

東京都港区台場1丁目3番2-807

審査官 荒井 誠

最終頁に続く

(54) 【発明の名称】電気信号接続装置及びこれを用いたプローブ組立体並びにプローバ装置

(57)【特許請求の範囲】

【請求項1】

全体がU字形構造を有し、U字の一方の端部に当該U字の外方へ突出する第1接点を有し 、U字の他方の端部に前記第一接点とは逆のU字の外方へ突出する第2接点を有し、中間 部分にU字の湾曲部分により形成された弾性変形部を有し、被検査電気機能素子に設けら れた電気接続用端子に弾性的に接触して電気接続を行うプローブと、

前記プローブを面上に接合させた状態で支持する樹脂フィルムとを有し、

前記樹脂フィルムの前記プローブのU字の内側領域に対応する部分には、開口部が形成 され、

前記プローブは、プローブの接点に加えられた力が弾性変形部に作用したとき、樹脂フ ィルムの面に接合した状態で、当該フィルムの前記開口部に向けて弾性変形可能となり、 前記プローブの第1接点を被検査電気機能素子の端子に接触させ、

前記プローブの第2接点を電気機能検査装置の端子に接触させて被検査電気機能素子と 電気機能検査装置との間で信号を送受信するようにしたことを特徴とする電気信号接続装 置。

【請求項2】

前記ローブは金属薄片からなり、前記樹脂フィルムに一体接合していることを特徴とする 請求項1記載の電気信号接続装置。

【請求項3】

前記プローブは、前記樹脂フィルムの面上にエッチングにより形成されることを特徴とす

る請求項2記載の電気信号接続装置。

【発明の詳細な説明】

【技術分野】

[00001]

本発明は、LSI等の電子デバイスの製造工程において、半導体ウエハ上に形成された複数の半導体チップの回路検査、或いは液晶その他の電子デバイスの回路検査に使用することができる電気信号接続装置及びこれに用いるプローブ組立体に関するものである。本発明は、例えば半導体チップ上に配列される回路端子(パッド)に対しウエハ状態のまま垂直型プローブを接触させ、一括して半導体チップの電気的導通を測定する、いわゆるプロービングテストに用いられる。

10

【背景技術】

[0002]

半導体技術の進歩に伴って電子デバイスの集積度が向上し、半導体ウエハ上に形成される各半導体チップにおいても回路配線の占めるエリアが増加し増加している。そのため、各半導体チップ上の回路端子(パッド)の数も増加し、それにつれてパッド面積の縮小化、パッドピッチの狭小化等によるパッド配列の微細化が進んでいる。同時に、半導体チップをパッケージに収納せずに、ベアチップのまま回路基板等に搭載するチップサイズパッケージ方式が主流になりつつあり、そのためには、半導体チップに分割する前のウエハ状態での特性チェックや良否判定がどうしても必要となる。

[0003]

20

特に、パッド配列が微細化(狭ピッチ化)したことで問題となるのは、電子デバイスの電気的特性試験や回路検査の際に、半導体チップのパッドに接触させて電気的導通を得るためのプローブの構造をパッド配列の微細化に合せたものとしなければならないということであり、このパッド配列の微細化の進歩に対応するために種々な測定手段が用いられている。

[0004]

例えば、被検査半導体チップのパッドと検査装置との間に、外力に対して弾性的に変形する弾性変形部を有する複数の針状プローブをエリア配列したプローブ組立体を介在させる手段がある。このプローブ組立体と半導体チップの試験回路とを電気的に接続する手段として、プローブカードと呼ばれるプリント配線基板が用いられている。

30

[0005]

一般にプローブカードにおいて、片持梁のカンチレバー構造を有する針状のプローブを採用した場合は、半導体チップのパッドと接触するプローブの先端部分は狭ピッチであるが、プローブカードと接続している根元の部分は、プローブが先端部分から放射状に広がって配置されることからピッチを粗くすることができ、プローブをプローブカードの回路端子に半田付け等の接続手段で固着することが可能であった。しかし、このカンチレバー構造は、パッドと接触する際に先端が水平方向にずれるためパッドに傷をつけたり、また、パッドから外れて測定歩留まりの低下を招くなどの問題があり、さらに、チップ1個ずつの測定しか出来ない、プローブ1本ずつの取り付け精度にばらつきがあり一定接触圧のコントロールが難しいなどの問題があった。

40

[0006]

このカンチレバー構造に代わる垂直型プローブ、すなわち、プロープがプローブカードの回路端子に垂直に固定された垂直型プローブにおいては、半導体チップ上のパッドピッチとプローブカード上の回路端子ピッチとが同等のピッチ間隔で構成されることが必要となる。しかし、プリント配線基板であるプローブカード上では回路パターンを微細化するには製造技術上の限界があり、従って回路端子の占める面積や配線幅もパッドピッチに合わせた要求を満たすことは困難であり、さらに、半田付け可能なピッチ間隔にも限界があるため、微細化が進むにつれて垂直型プローブを半導体チップのパッドピッチに合わせてプローブカードに垂直に固定することは不可能であった。

[0007]

20

30

40

50

このように、プローブカード上では、平面的エリアが回路端子面積の他に回路配線幅によって占有される割合が大きく、回路端子の狭ピッチ化を妨げている。そこで、プローブカードに多層プリント配線基板を使用し、回路端子を格子状あるいは2列千鳥型に配列し、層間の配線をスルーホールを介して電気的に接続することによって垂直型プローブの本数を維持する手段も採られている。しかし、このスルーホールの占める空間が大きくなるため、スルーホールの存在が回路端子配列の狭ピッチ化を妨げる原因にもなっている。このように、垂直型プローブをプローブカードに固定しようとすると、回路端子の狭ピッチ化の困難性に加えて半田付け作業に高度な技術と多大な人的工数を必要とし、高価なものになっていた。これらの問題を解決するために、本発明者等は、垂直型プローブ組立体を提案し、かつその垂直型プローブ組立体を用いた電気信号接続装置としてのプローバ装置についても既に提案している(特許文献1及び特許文献2を参照)。

[0008]

図56は、本発明者等により提案された、一従来例としての垂直型プローブ組立体を示す斜視図である。図56の斜視図に示すように、既に提案(例えば特許文献 1参照)の垂直型プローブ組立体 200は、平行する上下 2枚の四角形の絶縁基板(あるいは絶縁フィルム)201と202の間に複数本の垂直型プローブ 205の中間に設けられた段記に係止されて一定間隔に保たれ、また、垂直型プローブ 205の中間に設けられた段半に体チップ上のパッドピッチ配列に一致させている。各垂直型プローブ 205 は上下中間に保たれ、また、垂直型プローブ 205 のピッチ配列は、被測定半端が絶縁基板 201及び 202からわずか突出して電気的接触端子 203となり、中間部には湾曲部 204を設けて、プローブに対して垂直方向に加わる外力に弾力性を持たせては湾曲部 204を設けて、湾曲部 204の変型がばね復元力となり、このばね復元力でがあたりでで吸収していると同時に、湾曲部 204の変型がばね復元力となり、このばね復元が部を吸収していると同時に、湾曲部 204の変型がばね復元力となり、このばね復元が高速を吸収している。これる垂直型プローブ 205は角型断面を有し、上下絶縁基板 201、202の対向位置に開けられた角孔に挿通され、上下には可動するが回転はしない回り止め構造となっている。

[0009]

このような垂直型プローブ組立体を有するプローバ装置(例えば特許文献2参照)は、図57の斜視図に示すように構成されている。すなわち、この垂直型プローブ組立体200の上方には、図示していないが多数の被検査半導体チップが形成された半導体ウエハが、チップパッドを下向きにしてウエハステージにセットされる。一方、垂直型プローブ組立体200の下方には、このプローブ組立体200の垂直型プローブと接触する接続構造体206が設けられる。この接続構造体206はフレキシブルフラットケーブル207を介してプローブカード208に接続されている。そして、フレキシブルフラットケーブル207の接続構造体206側の配線はチップパッドと同じ狭ピッチで配線され、その配線端部は配線端子として垂直型プローブ組立体200の垂直型プローブとの一括接触を可能とし、また、フレキシブルフラットケーブル207のプローブカード208側の配線は、その配線ピッチ間隔がプローブカード208上の回路配線端子に半田付けができる程度に広げられている。

[0010]

また、ウエハステージ(図示せず)及び垂直型プローブ組立体200は、X-Y-Z-方向の移動が可能である。また、垂直型プローブ組立体200は、垂直型プローブを接続構造体206に設けられたフレキシブルフラットケーブル配線端子に位置決めして一括接触させた後は、そのウエハ検査が終わるまで動かす必要はない。ここで、接続構造体206は、フレキシブルフラットケーブル207の配線端子面を水平に上に向けて固定することによって垂直型プローブと接続するソケット機能を果たしている。なお、この接続構造体の詳細についてはすでに提案済みであるのでここでは説明を省略する。

[0011]

この状態でウエハステージを移動させ、半導体チップの一つを垂直型プローブ組立体に

(4)

位置合わせし、それぞれ複数のチップパッドと垂直型プローブ組立体の上部接触端子とを一括接触させる。これにより、狭ピッチ化された半導体チップとプローブカードとを電気的に接続することが可能となり、プローバ装置としての機能が大幅に向上したことによって半導体デバイスの高集積化に大きく貢献している。

【特許文献1】 特開2002-296297号公報

【特許文献 2 】 特開 2 0 0 3 - 0 7 5 5 0 3 号公報

【発明の開示】

【発明が解決しようとする課題】

[0012]

上記したように、本発明者等が既に提案した垂直型プローブ組立体を用いたプローバ装置は、狭ピッチ化されたパッドピッチ、例えば45μmピッチの半導体チップに対しても測定が可能な装置である。しかも、プローブの組立に際し半田付けを用いることなく自動組立が可能であるため、低コストの多量生産が可能であり、また、チップパッドに対して垂直に一括接触できることから全てのプローブに対し均等に接触圧をコントロールできるなどの大きな利点が得られている。

[0013]

しかし、このプローバ装置においても、半導体ウエハ上に形成された複数の半導体チップを一個ずつ順に検査して行く装置であることには変わりなく、その都度ウエハステージを1チップずつ移動させる必要がある。一方、半導体ウエハは大口径化(例えば、直径300mmなど)が進み、半導体ウエハ上に形成される半導体チップの個数は数十から数百に及び、ますます高密度化されてきている。そのため、1枚の半導体ウエハの検査に要する時間はかなりのものとなり、ウエハステージを移動させずにウエハ上の全ての半導体チップに対し同時に検査を行うことができるマルチ配列の垂直型プローブ組立体(以下、これをマルチ配列垂直型プローブ組立体と言う)を備えたプローバ装置の要求が高まっている。しかし、例えば、パッド数100個を有するチップが200個形成されたウエハに対しては、マルチ配列垂直型プローブ組立体にとっては、

 $1 \ 0 \ 0 \times 2 \ 0 \ 0 = 2 \ 0 \ 0 \ 0$

本の信号配線が必要となり、これだけの本数の信号配線をマルチ配列垂直型プローブ組立体から効率よく引き出して外部の検査装置に接続させることは困難である。

[0014]

一方、マルチ配列垂直型プローブ組立体をバーンインテストに使用しようとすると、120 程度の高温雰囲気に置かれるため、個別配列プローブ組立体によってチップ1個ずつ検査するときにはあまり問題にならなかった熱膨張の影響が大きくなり、シリコンウエハに形成されているパッドピッチと樹脂フィルム等の絶縁基板に植立している垂直型プローブのピッチとの間でピッチズレが発生するという問題がある。特に、ウエハの周辺部に行くに従って垂直型プローブのピッチズレが累積されて大きくなり、プロービングが不可能となる。

[0015]

近年、さらに高速化と大量一括処理が求められるに至った。例えば12インチウエハ(直径300mmウエハ)上にある全てのパッドに同時に接触子が接触し、高周波に対応できるプローブアッセンブリーが要求されている。この高速化に対しては、次の点が重要となる。

(1)電気容量を小さくすることである。そのためには全体に対向するプローブの面積を 小さくすること。

- (2) テスト回路とウエハ上のパッド間の距離を極力短くすること。
- (3)プローブ及び配線から発生する磁気干渉によるノイズを小さくすること。
- (4)対向する接触子及び配線の距離が大きいことである

[0016]

また、プローブアッセンブリーからテスト回路への配線についても大量の本数が接続されることが要求されている。さらに、狭ピッチ化に伴い、また大面積をカバーして接触子

10

20

30

40

とパッドが対向するため、接触子の高い配列精度も求められている。

[0017]

この配線の多数化と狭ピッチ化に対において、例えば200パッドをチップが600個配置されているウエハの接触子数は120000本と多数になるが、この本数の問題を解決するには、従来のプリント配線基板に、特開2003-075503号公報に基づく方法を更に発展して適用することにより解決は可能と思われる。これに対して、フラットケーブルで描かれるピッチは30μmと狭ピッチになるが、この狭ピッチ化された接触子に対するときのテスト回路の配線にどのように対応するかが課題となっている。また、120000本の接触子に5gの接触力が作用したとすると、概略600kgの力がプローブ組立体全体に作用するが、機構部品の変形等に問題が発生し易い。

[0018]

本発明は、これらの要求を満足するためになされたもので、電子デバイスの高集積化にともなってますます高密度化される半導体チップなどの回路の特性を検査するにあたり、複数のチップに対し一括して同時にプロービングテスト或いはバーンインテストができるように、垂直型プローブ組立体をマルチ配列構造とするとともに熱膨張問題及び信号配線問題を解決した電気信号接続装置及びこれに用いるプローブ組立体を提供することを目的とする。

【課題を解決するための手段】

[0019]

本発明は、電気信号接続装置として、全体がU字形構造を有し、U字の一方の端部に当該U字の外方へ突出する第1接点を有し、U字の他方の端部に前記第一接点とは逆のU字の外方へ突出する第2接点を有し、中間部分にU字の湾曲部分により形成された弾性変形部を有し、被検査電気機能素子に設けられた電気接続用端子に弾性的に接触して電気接続を行うプローブと、前記プローブを面上に接合させた状態で支持する樹脂フィルムとを有し、前記樹脂フィルムの前記プローブのU字の内側領域に対応する部分には、開口部が形成され、前記プローブは、プローブの接点に加えられた力が弾性変形部に作用したとき、樹脂フィルムの面に接合した状態で、当該フィルムの前記開口部に向けて弾性変形可能となり、前記プローブの第1接点を被検査電気機能素子の端子に接触させ、前記プローブの第2接点を電気機能検査装置の端子に接触させて被検査電気機能素子と電気機能検査装置との間で信号を送受信するようにしたものである。

[0020]

本発明はまた、電気信号接続装置として、被検査電気機能素子に設けられた複数の電気接続用端子に接触させる複数のプローブを有し、電気接続を行う電気機能検査装置において、複数本のプローブを有するリボン状樹脂フィルムを複数枚並設させてなるメ方向ユニット、及びこのメ方向ユニットに交差する方向に延びるY方向ユニットをそれぞれ複数組有し、この複数組のメ方向ユニット及びY方向ユニットを支持基板上に格子状に配設して位置決め固定し、メ方向ユニット及びY方向ユニットの各交差位置に配置される前記プローブを被検査電気機能素子の全ての端子に一括接触させて被検査電気機能素子と電気機能検査装置との間で信号を送受信するようにしたものである。

[0021]

本発明はまた、半導体ウエハに形成された被検査半導体チップ<u>にプ</u>ローブを接触させ、こ<u>のプ</u>ローブを介して検査装置との間で電気的接続を行うプローバ装置において、複数本<u>のプ</u>ローブを有するリボン状樹脂フィルムを複数枚並設させてなるメ方向ユニット及びY方向ユニットをです。 方向ユニットをそれぞれ複数組有し、この複数組のメ方向ユニット及びY方向ユニットを支持基板上に格子状に配設して位置決め固定し、メ方向ユニット及びY方向ユニットの各交差位置に配置される前<u>記プ</u>ローブを半導体ウエハに形成された被検査半導体チップの全てのパッドに一括接触させることによってプロービングテストを行うようにしたものである

【発明の効果】

[0030]

10

20

30

20

30

40

50

本発明によれば、電子デバイスの高集積化にともなってますます高密度化される半導体チップの特性を検査するにあたり、1枚の半導体ウエハ上に形成された複数の半導体チップの密度に対応し得るプローブを実現し、このプローブを用いて被検査電気機能素子と電気機能検査装置との間で信号を送受信する電気信号接続装置を提供したため、半導体ウエハなどに対して直接回路検査を行うことができるという効果が得られる。また本発明によれば、電子デバイスの高集積化にともなってますます高密度化される半導体チップの特性を検査するにあたり、1枚の半導体ウエハ上に形成された複数の半導体チップに対し一括して同時にプロービングテストならびにバーンインテストができるようにしたものである。すなわち、複数本のプローブを有するリボン状樹脂フィルムを複数枚並設させてなるメ方向ユニット及びY方向ユニットをそれぞれ複数組設け、この複数組のX方向ユニット及びY方向ユニットを支持基板上に格子状に配設して位置決め固定し、プローブ組立体をマルチ配列構造としている。

[0031]

その結果、マルチ配列構造全体の熱膨張による位置ずれを抑えることができ、 X 方向ユニット及び Y 方向ユニットの各交差位置に配置される前<u>記プローブを半導体ウエハに形成された被検査半導体チップの全てのパッドに位置ずれなく一括接触させ、プロービングテストを行うことが容易にできるようになった。また、高温中において回路に電気的ストレスを加え半導体チップの加速試験を行うバーンインテストに使用することも可能である。また、リボン状樹脂フィルムを用いたことによって配線の引き回しや外部装置への接続端子構造も簡略化され、これにより、熱膨張問題及び信号配線問題を解決したプローバ装置を提供することが可能となった。</u>

【発明を実施するための最良の形態】

[0032]

本発明の実施の形態説明の前にプローブカードが関係して電気機能検査の一つであるウエハ検査が実施されている現行システムについて説明する。

[0033]

図58は本発明の分野における電気機能検査装置の現行システム構成(すなわち従来例の一例)を示すプロック図である。図58において70は専用テスタである。一般的に現在システムに使用している専用テスタ70は大型で高価である。専用テスタ70はチップ72の検査に必要とする電気信号を発生しプローブカード71を経由して前記チップ72に入力する。入力した信号に対応したチップ72からの信号をもとに専用テスタ検査を表に表数が200前後である場合でも1100本前後のであり、1100本前後の配線により複数のパッド検査にも対応が可能となっている。ただしチップ72の数が非常に多くいる。ただしチップ72の数が非常に多った場合例えば300個のチップに対応した場合は配線数が60,000本となり専用テスタ70の1100前後の配線から多数のチップに分配して信号を送ることは難しくなった例え配線が可能としても高速検査の為の多数配線対応が効果的でなくなる。従って図58に示す現在システムは限られた数のチップに同時にプローブが対応する場合に適応できる。

[0034]

図55は本発明に係る電気機能検査装置のシステムとしての、多数配線対応及び高速化対応のシステム構成を示すブロック図である。図55において73は汎用のコンピュータであり例えばパソコンである。74は回路付きプローブカードである。破線で示されている。回路付きプローブカード74はインターフェース75、テスト回路76から成る。テスト回路76は複数設けられ、それぞれ目的が異なるテストに対応して起動される。この複数のテスト回路76は同一機能に限らない。72はチップである。汎用コンピュータから個別ウエハ毎の検査情報がインターフェース75に送られる。インターフェース75はテスト回路76にテスト内容を送信する。テスト回路76はチップに対応した検査情報をもち、検査時は必要信号をチップに送る。またチップ72からの検査結果情報を受け取り評価し、インターフェース75を介して汎用コンピュータ73に情報を送る。またテスト

回路76はチップと1対1の関係を有し、チップ72の有するパッド数と略同数テスト回路76から配線がチップ72上のパッドに接続を可能にしている。

[0035]

(実施の形態1)

次に、本発明のプローバ装置の実施の形態 1 について図面を参照して詳細に説明する。本実施の形態 1 は図 5 8 の現行システム適応した場合に効果的なシステムであり、配線がプローブと一体化されているため、従来のプローブカードの高価な多層基板などを必要としないものである。

[0036]

図1は、本発明に係るマルチ配列垂直型プローブ組立体の実施の形態1を示す斜視図である。この実施の形態1に係るマルチ配列垂直型プローブ組立体の基本構成は、垂直型プローブ3をエッチングによって、長手方向に複数個パターン形成したX方向リボン状フィルム1を、その面とは垂直の方向へ複数枚並設させてなるX方向ユニット5と、このX方向ユニット5と同様に、垂直型プローブ4をエッチングによって、長手方向に複数個パターン形成したY方向リボン状フィルム2を、その面とは垂直の方向へ複数枚並設させてなるY方向ユニット6とを格子状に組み合わせて構成される。

[0037]

X方向リボン状フィルム 1 及び Y 方向リボン状フィルム 2 はいずれも、銅等の導電性の箔が積層されたリボン状或いは帯状の絶縁フィルムから成る。また、この実施の形態 1 においては、 X 方向リボン状フィルム 1 及び Y 方向リボン状フィルム 2 は基本的に同じ構造を有している。

[0038]

X方向リボン状フィルム1垂直型プローブ3は、X方向リボン状フィルム1の面内で長手方向にU字形に形成された湾曲部31と、湾曲部31の開口端部において略直角方向外方へ延びる上側支持脚32の先端に設けられた接点34とを有して成る。

[0039]

また、 Y 方向リボン状フィルム 2 の垂直型プローブ 4 は、 Y 方向リボン状フィルム 2 の面内で長手方向に U 字形に形成された湾曲部 3 5 と、湾曲部 3 5 の開口端部において略直角方向外方へ延びる上側支持脚 3 6 及び下側支持部 3 7 と、上側支持脚 3 6 の先端に設けられた接点 3 8 とを有して成る。

[0040]

そして、X方向ユニット5とY方向ユニット6とは、X方向ユニット5が上、Y方向ユニット6が下となるように上下の位置関係に配置され、且つ上方から見て互いに交差するように配置されている。このような配置において、X方向ユニット5の接点34とY方向ユニット6の接点38とは同じ高さ位置になるために垂直型プローブ3の上側支持脚36の長さは垂直型プローブ4の上側支持脚32の長さよりも長く設定されている。上側支持脚36と上側支持脚32の長さの差は、X方向ユニット5とY方向ユニット6の間の段差寸法に等しい。

[0041]

この基本構成において、X方向ユニット5とY方向ユニット6とが交差するエリア(図1中一点鎖線で囲まれた矩形エリア)100は1つの半導体チップが占める区画を表す。半導体チップは、エリア100を中心として見るとX方向及びY方向に、複数個が連続して配置され得るから、エリア自体もまた、エリア100を中心としてみた場合、X方向及びY方向に、複数個が連続して配置され得る。エリア100における垂直型プローブ3及び4の接点34,38の配置は、1つの半導体チップ上の端子であるチップパッドに対応するようになっている。以下、この基本構成に基づいて本発明のプローバ装置の実施の形態を説明する。なお、リボン状フィルム1及び2を構成する銅箔には金箔、銀箔、ベリリウム銅、或いはアモルファス金属等の高導電性の材質が使用され、また、リボン状フィルム1、2自体にはポリイミド樹脂や塩化ビニール樹脂等の合成樹脂が使用される。

30

10

20

40

[0042]

この実施の形態1において、垂直型プローブ3及び4の下側支持部33及び37からは、接点34,38から入力した信号を取り出すための配線(或るいは信号線)39,40が延びている。これらの配線もまた、垂直型プローブ3及び4と同様、エッチングにより形成される。配線39,40は、リボン状フィルム1、2の面上において、垂直型プローブ3及び4の下側支持部33及び37から一旦下方へ延び、各リボン状フィルム1、2の下端縁部近くで略直角方向(各リボン状フィルム1、2の長手方向に向く)へ折れ曲がって、各リボン状フィルム1、2に添って延び、出力端子へと向かう。このような構成を採ることにより、複数の垂直型プローブ3及び4の出力用の配線を各リボン状フィルム1、2の下端縁部近くにまとめて配置し、出力端子まで延設することができるから、マルチ配列垂直型プローブ組立体の構成を簡潔にすることができる。

[0043]

次に、図5の正面図を用いて X 方向リボン状フィルム 1 及び Y 方向リボン状フィルム 2 の構造について説明する。図5 は、本来は本発明の実施の形態 2 (後出)における Y 方向リボン状フィルム 2 の説明に用いるものであるが、これは、本実施の形態 1 においては X 方向リボン状フィルム 1 及び Y 方向リボン状フィルム 2 の構成と一部の相違点を除きほぼ同じであるので、同様の説明に用いる。

[0044]

X方向リボン状フィルム1において、一対の垂直型プローブ3が対向している部分には、開口部10が設けられている。開口部10は、図5に示すように、隣接するユニットa同士(例えばa-1とa-2)の境界部に開けられたほぼT字形状の開口であって、垂直型プローブ3の向かい合う湾曲部31の内側部分をくり抜くような形で開けられている。このため、垂直型プローブ3の接点34に加えられた矢印S1方向の力は、この開口部10を設けたことによって樹脂フィルムからの複雑な方向の力を受けることなく垂直型プローブ3の湾曲部31全体に作用し、垂直型プローブ3を弾性変形させる。すなわち、他面からみれば、X方向リボン状フィルム1は、その全体の基本形状は帯状であるから、面に垂直な方向に加わる外力に対しては自由に変形するが面に沿った方向に加わる外力に対しては(帯の長手方向であっても幅方向であっても)変形しないものである。

[0045]

しかしながら、本実施の形態 1 においては、 X 方向リボン状フィルム 1 の面に垂直型プローブ 3 を設けるとともに、この垂直型プローブ 3 の湾曲部 3 1 の内側部分をくり抜いて開口部 1 0 を設けているから、その垂直型プローブ 3 の湾曲部 3 1 の部分において X 方向リボン状フィルム 1 が面方向(面の幅方向)に変形可能となっている。なお、 X 方向リボン状フィルム 1 は、垂直型プローブ 3 の湾曲部 3 1 以外の部分では基本的には面方向に変形しないようになっている。なお、開口部 1 0 の上側は X 方向リボン状フィルム 1 のフィルム材質が連続してつながっている。また、 Y 方向リボン状フィルム 2 についても、 構造については同様のことがいえる。以上の構成により、 プローブ組立体が構成されプローバ装置における信号検出動作を行う。

[0046]

(実施の形態2)

図2は、本発明の実施の形態2であるプローバ装置の構造を説明する部分斜視図である。本発明の実施の形態2は、接触圧の作用点とこの接触圧を受ける支持部がマルチ配列の配列数や配線数に関係なく湾曲部の終了位置に存在し、プローブの良好なばね特性を得ることができることを特徴としている。また配線部分が前記支持部の後方に存在しプローブの弾性特性に影響され難く、電気配線に利用される空間が充分に確保でき、電気的特性を充分配慮した配線パターン形状を得ることができる特徴を有する。また本実施の形態2のマルチ配列垂直型プローブ組立体を用いたプローバ装置は、従来のように個別プローブ組立体をマトリクス状に配列した構成ではなく、図2のように、銅箔が積層されたリボン状の絶縁フィルム上に、エッチングによって湾曲部を有する垂直型プローブ3を複数個パターン形成し、このパターン形成したリボン状フィルムをX方向リボン状フィルム1とする

10

20

30

40

20

30

40

50

。同様にリボン状フィルム上に垂直型プローブ4を複数個パターン形成し、このパターン形成したリボン状フィルムをY方向リボン状フィルム2とする。なお、X、Y方向リボン状フィルム1、2は、複数のプローブと配線を1平面上に有し、同平面に配置されるべき位置関係はそれぞれのパターン形成により確保されている。また、垂直型プローブ3、4の接点の配置が1チップ上のチップパッドに対応するように、隣り合う垂直型プローブ同士の湾曲部の向きが逆向きとなるように配置されている。逆向きに配置されることにより、ウエハの1チップに対応してその投影する面内に本チップに対応する垂直型プローブ3、4が対応する。

[0047]

この X 方向リボン状フィルム 1 を複数枚並設させて X 方向ユニット 5 とし、また、 Y 方向リボン状フィルム 2 を複数枚並設させて Y 方向ユニット 6 とし、この X 方向ユニット 5 と Y 方向ユニット 6 を格子状に組み合わせてマルチ配列垂直型プローブ組立体を構成し、さらに、この組立体を支持基板(図示してない)上に植立された複数本の支柱 8 上に固定してプローバ装置を構成している。

[0048]

また、従来技術では1個の個別プローブ組立体がウエハ上の1チップに対応していたが、本発明ではX、Y方向ユニットを組み合わせた時の各交差位置における垂直型プローブ3と4の配置が、1チップのパッドピッチに対応している。そして、X、Y方向ユニット5、6を組み合わせる際、垂直型プローブ3、4のピッチが半導体チップのパッドピッチに合うように、あらかじめ樹脂フィルムの厚みを合わせておくかあるいはスペーサを介して調整を行うかあるいは角型部材8a、8bの外周にある凸状突起のインデックス8c、8dにより正確な位置決めが行われる。本発明のインデックス8c、8dについて複数枚並設させての位置決めの方法については別途説明する。

[0049]

次に、上記したマルチ配列垂直型プローブ組立体の各構成部分について具体的に説明す る。図3は、垂直型プローブ3がパターン形成されたX方向リボン状フィルム1の斜視図 である。また図4は、X方向リボン状フィルム1の部分拡大正面図である。まず、ベリリ ウム銅の箔等の導電性材質を積層したポリイミド樹脂または他の非導電性フィルムから成 る帯状のフィルムを準備し、エッチングによって垂直型プローブ3をパターニングしたX 方向リボン状フィルム1を形成する。垂直型プローブ3は、X方向リボン状フィルム1の 面内で長手方向にU字形に形成された湾曲部31と、湾曲部31の開口端末部において略 直角方向外方へ延びる上側支持脚部32及び下側支持却33と、上側支持脚32の先端に 設けられた接点34とを有して成る。X方向リボン状フィルム1においては、垂直型プロ ープ3を湾曲部31を背方向同士向かい合わせて配置した2本を1ユニットaとして、X 方向リボン状フィルム 1 の長手方向に複数のユニット a を a ・ 1 , a ・ 2 , a ・ 3 ・・・ というようにパターニングする。ユニットaの個数は、ウエハ上に形成されるチップ数に 合わせて定める。この際、垂直型プローブ3の上側支持脚32の先端部分(接点34が設 けられている部位)がX方向リボン状フィルム1の上部長辺のエッジから長さL1だけ突 出するように樹脂フィルムの長辺部を除去する。垂直型プローブ3の接点34はプローブ 検査の際に半導体チップのチップパッドに接触する探針となるので、先端をエッジ状にす る。

[0050]

さらに、X方向リボン状フィルム1には第1の開口部9が複数個設けられている。第1の開口部9は各ユニットaに対応して垂直型プローブ3の下方に設けられた矩形状の抜き穴で、図2に示すようにY方向ユニット6を通す穴である。また、X方向リボン状フィルム1には第2の開口部10が複数個設けられている。開口部10は、図4(図3のA部拡大正面図である)に示すように、隣接するユニットa同士(例えばa-1とa-2)の境界部に開けられたほぼT字形状の開口であって、垂直型プローブ3の向かい合う湾曲部31の内側部分をくり抜くような形で開けられている。このため、垂直型プローブ3の接点34に加えられた矢印S1方向の力は、この開口部10を設けたことによって樹脂フィル

ムからの複雑な方向の力を受けることなく垂直型プローブ3の湾曲部31全体に作用し、 垂直型プローブ3を弾性変形させる。すなわち、他面からみれば、X方向リボン状フィル ム1は、その全体の基本形状は帯状であるから、面に垂直な方向に加わる外力に対しては 自由に変形するが面に沿った方向に加わる外力に対しては(帯の長手方向であっても幅方 向であっても)変形しないものである。しかしながら、本発明においては、X方向リボン 状フィルム1の面に垂直型プローブ3を設けるとともに、この垂直型プローブ3の湾曲部 3 1 の内側部分をくり抜いて開口部 1 0 を設けているから、その垂直型プローブ 3 の湾曲 部31の部分においてX方向リボン状フィルム1が面方向(面の幅方向)に変形可能とな っている。なお、X方向リボン状フィルムは、垂直型プローブ3の湾曲部31以外の部分 では面方向に変形しない。垂直型プローブ3は検査の際に接点34部分に加わる接触圧力 (矢印S・・1)によって変形(点線で示す)し、この変形により復元力が発生しその復 元力がウエハ上のチップパッドと垂直型プローブ3の接点34との電気的導通を可能とす る接触力として作用する。また、X方向リボン状フィルム1自体は、垂直型プローブ3の 接触圧を生じさせる等の力学的特性の助長に寄与するというよりむしろ、その面上におい て長手方向に複数個直線的に配置される垂直型プローブ3の位置関係を正確に保つ手段と しての機能を有する。また複数のX方向リボン状フィルム1を並べてX方向ユニット5を 構成したときの垂直型プローブ3のフィルムの面方向への位置を決める手段として重要な 役割を果たす。また隣接するプローブ同士或いは隣接する配線同士の間の絶縁手段として の機能も有する。

[0051]

さらにX方向リボン状フィルム1には、図4に示すように、垂直型プローブ3の形成と同時に配線パターン39が形成される。この配線パターン39は、各ユニットaからそれぞれ2本ずつ、具体的には1ユニットに含まれる2つの垂直型プローブ3から1本ずつ、当該垂直型プローブ3から開口9の高さ範囲を通りすぎて下方へ延び、X方向リボン状フィルム1の下端部にて直角方向へ折れ曲がって水平方向を向き、下部長辺と開口部9との間の領域に配線形成されてX方向リボン状フィルム1の長手方向に延びている。また、開口部10の中央付近の角穴10aは、後述するようにX方向リボン状フィルム1を並設したときに位置決め用の角材を通す穴である。

[0052]

次に、図5の正面図を用いてY方向リボン状フィルム2について説明する。Y方向リボン状フィルム2は、上述のX方向リボン状フィルム1とは構造が異なる。それは、X方向リボン状フィルム1ととを交差させて格子状に組み立てる際、垂直型プローブ3と4の先端部に設けられた接点の高さ位置が揃うようにするためである。まず、リボン状フィルム2の幅は矩形状の開口部を必要としないためリボン状フィルム1より幅寸法が狭くなっている。また、組立後、Y方向リボン状フィルム2の垂直型プローブ4の湾曲部35がX方向リボン状フィルム1の垂直型プローブ3の湾曲部31と干渉しないように、湾曲部35を一定距離下げて形成している。そのため、接点38がY方向リボン状フィルム2の長辺部を除去する。

[0053]

さらに、X方向リボン状フィルム1と同様、垂直型プローブ4の形成と同時に配線パターン43が各ユニットaからそれぞれ2本ずつ、リボン状フィルム2の下部長辺に沿って配線形成されている。そして、このユニットaを複数個形成することによってY方向リボン状フィルム2を形成している。また、隣り合うユニットa同士の間に形成される十字型の開口部10はリボン状フィルム1と同形状に形成され、垂直型プローブ4の撓みを吸収する効果を持たせている。いずれにしても、リボン状フィルム2の垂直型プローブ4の先端部42を含めた幅寸法hは、リボン状フィルム1の開口部9の穴寸法Hよりも小さいことが必要である。また、開口部10の中央付近に角穴10aが開けられていることもX方向リボン状フィルム1と同様である。

[0054]

10

20

30

20

30

40

50

次に上述したX、Y方向ユニット5、6を支持基板上に組み立ててマルチ配列垂直型プ ローブ組立体とする構造について説明する。図6は、Y方向リボン状フィルム2を複数枚 並設させたY方向ユニット6の組立状態を説明する分解斜視図である。これは、Y方向リ ボン状フィルム2を複数枚並設させた時に、Y方向リボン状フィルム2がバラバラになら ないようにする(すなわち、整列させる)ために、Y方向リボン状フィルム2の面に対し て直角方向から図7に示す断面U型の角型部材8bを開口部10の角穴10aに貫通させ て挿入し、保持するようにしている。また、垂直型プローブ4にはあらかじめ突起部44 が形成されており、角型部材8bとスライド可能に、且つ突起部44の先端が角型部材8 bの側面に突き当たることにより嵌合して各 Y 方向リボン状フィルム 2 の長手方向の位置 合わせがなされる。また、角型部材8bの側面には所定の間隔を置いて複数の突起部47 が設けられている。これらの突起部47は、Y方向ユニット6を構成する複数のY方向リ ボン状フィルム2の配置間隔を決めるためのものである。そして、突起部47と、次の突 起部47との間に何枚かの(1枚でもよい)Y方向リボン状フィルム2を等間隔で配置す ることにより接点38のX方向のピッチを決定することができる。また、角型部材8bの 側面の突起部47の下方位置には、突起部47の突出面よりも外方へ張り出して角型部材 8bの長手方向に延びる棚部49が設けられている。この棚部49は、角型部材8bをY 方向リボン状フィルム2の開口部10aに挿通したとき、Y方向リボン状フィルム2の垂 直型プローブ4に形成された突起部44に係合し、垂直型プローブ4を下方から支持する 役割を果たす。

[0055]

同様にして、X方向ユニット5に対しても、図2に示すようにリボン状フィルム1がバ ラバラにならないようにする(すなわち、整列させる)ために、リボン状フィルム1の直 角方向から図7に示す断面U型の角型部材8aを開口部10の角穴10aに貫通させて挿 入し、保持するようにしている。また、図4のように垂直型プローブ3にはあらかじめ突 起部42が形成されており、角型部材8aとスライド可能に、且つ突起部42の先端が角 型部材8aの側面に突き当たることにより嵌合して各X方向リボン状フィルム1の長手方 向の位置決めがなされる。このようにして、 X 、 Y 方向ユニット 5 、 6 がそれぞれ細長い ブロックとして形成される。なお、支持部材8a、8bは非導電性の材料、あるいは表面 に絶縁処理を施した材料を用いる。また、角型部材8aの側面には所定の間隔を置いて複 数の突起部46が設けられている。これらの突起部46は、X方向ユニット5を構成する 複数のX方向リボン状フィルム1の配置間隔を決めるためのものである。そして、突起部 46と、次の突起部46との間に何枚かの(1枚でもよい) X 方向リボン状フィルム 1を 等間隔で配置することにより接点34のY方向のピッチを決定することができる。また、 角型部材8aの側面の突起部46の下方位置には、突起部46の突出面よりも外方へ張り 出して角型部材8aの長手方向に延びる棚部48が設けられている。この棚部48は、角 型部材8aをX方向リボン状フィルム1の開口部10aに挿通したとき、X方向リボン状 フィルム1の垂直型プローブ3に形成された突起部42に係合し、垂直型プローブ3を下 方から支持する役割を果たす。

[0056]

次に、 X 、 Y 方向ユニットを支持基板上に組み立てるマルチ配列垂直型プローブ組立体の構造について説明する。図 8 は、マルチ配列垂直型プローブ組立体の支持台となる装架台 1 3 を示す(実際、製作途中の骨組部分のみを示す)部分斜視図である。この図に示すように、 X 、 Y 方向ユニット 5 、 6 を載せる装架台 1 3 は、支持基板(図示してない。これは支柱 8 の下方に敷設される基板である。)とこの支持基板上に直立された複数本の支柱 8 で構成される。支柱 8 は、 X 方向ユニット 5 と Y 方向ユニット 6 との交差エリア 1 0 の四隅部分にそれぞれ 1 本ずつ立設され、且つ支柱 8 の 1 本についてみると隣接する交差エリア 1 0 0 についての X 方向ユニット 5 と Y 方向ユニット 6 も支持し得るように配設される。また、支柱 8 は、図 9 及び図 1 0 に示すように所定寸法角の断面矩形状の部材から成り、その上端部分には、図 1 0 により詳細に示されるように、上端面から下方へ向けて切り込み成形され、且つ互いに直交する第 1 の溝 5 1 及び第 2 の溝 5 2 を有している。

20

30

40

50

第1の溝51は、比較的浅く切り込まれた溝であり、第2の溝52は、第1の溝51よりは深く切り込まれた溝である。第1の溝51は、それ自体がY方向に延びるように支柱8が所定の間隔をおいて立設される。そして、第1の溝51には角型部材8aがはめ込み設置される(図8及び図9参照)。また、第2の溝52は、それ自体がX方向に延びるように支柱8が所定の間隔をおいて立設される。そして、第2の溝52には角型部材8bがはめ込み設置される(図8及び図9参照)。支持基板及び支柱8は、前述の角型部材8a、8bと同様、非導電性の材料、あるいは表面に絶縁処理を施した材料を使用し、特に支持基板はバーンインテストにも対応できるようにシリコン又はシリコンと熱膨張率の近似した材料を使用することが好ましい。

[0057]

支柱 8 は X 方向のピッチが p 1 、 Y 方向のピッチが p 2 となるように支持基板上に複数本がマトリクス状に立設される。

[0058]

ここまでは、マルチ配列垂直型プローブ組立体を構成する各ブロックごとにその構造を 説明してきたが、次にこれらのブロックを組み立てる手順について説明する。

[0059]

まず、マルチ配列垂直型プローブ組立体全体の大きさの目安となるように、各構成部品の寸法の一例を示す。上記してきたようなリボン状フィルム 1 及び 2 は、例えば厚さ約 1 2 μ mのポリイミドフィルムに厚さ 2 0 ~ 3 0 μ mのベリリウム銅を積層し、このフィルム上に垂直型プローブ 3 、 4 と配線 3 9 、 4 3をパターニングしている。今、仮に被検査ウエハ上に 1 0 mm角の半導体チップが X - Y 方向に配列しているとすれば、リボン状フィルム 1 、 2 をそれぞれ並設させた X 、 Y 方向ユニット 5 、 6 の幅はそれぞれ 9 mm程度まで可能であることが分かる。また、 1 0 mmピッチに対応した X 方向リボン状フィルム 1 は、支柱 8 が 0 . 6 mm角(図 1 0 に示す)とすると、当該 X 方向リボン状フィルム 1 の長手方向に配線を通すための縦方向の幅(配線と配線の隙間寸法)を 0 . 2 mmとすれば、開口部 9 の幅は最大 9 mmまで可能である。このことは、仮に X 方向リボン状フィルム 1 の厚さを 4 0 μ mとすれば 9 mm内に 2 2 5 枚の Y 方向リボンを並設させて開口部 9 に通すことが計算上は可能となる。しかし、実際には 1 チップ上の 1 列のパッド数に合わせて枚数を決めることになる。

[0060]

また、図8に示した装架台13は、支持基板の大きさを被測定ウエハとほぼ同じにし、 支柱8は4本で1チップ領域となるようにチップ数に合わせて立設させる。そして、1例 としてピッチはp1=p2=10mmとし、支柱8の高さはX、Y方向ユニット5、6を 装着した時に、X方向リボン状フィルム1の下辺が支持基板に接触しない程度の高さとす る。

[0061]

[0062]

まず、あらかじめ角型部材8aを複数のX方向リボン状フィルム1の角穴10aに順次挿入して組み立てられたX方向ユニット5を複数組、ピッチを合わせて平行に並べ、角型部材8aは両端部をY方向に間隔をあけて立設された2本の支柱8の第1の溝51に嵌合させ、上記2本の支柱8間に装架する。次いでY方向からY方向リボン状フィルム2をX方向ユニット5の各フィルム1の開口部9に直角に挿通させて行く。挿通はY方向リボン状フィルム2を1枚ずつで行っても良いし、1ユニットに相当する枚数をまとめて一度に挿通しても良い。リボン状フィルム2の挿通が終った時点で、角型部材8bをリボンはイルム2の角穴10aに順次挿通して行く。角型部材8bは両端部をX方向に間隔をあけて立設された2本の支柱8の第2の溝52に嵌合させ、上記2本の支柱8間に装架する。支柱8において、第2の溝52は第1の溝51よりも深く切り込まれているから、角型部材8bの設置高さは、角型部材8aの設置高さよりも低い位置に設定される。これにより、X方向ユニット5とY方向ユニット5、6を格子状に組み合わせたブロックができ上がる。のようにしてX、Y方向ユニット5、6を格子状に組み合わせたブロックができ上がる。

ここで、積層される Y 方向リボン状フィルム 2 が積層厚さ方向にバラツキがあった場合でもプローブの先端部を目標位置に正確に位置決めする方法について図 6 及び図 7 を用いて説明する。図 6 の Y 方向ユニット 6 を組立てる際、 Y 方向リボン状フィルム 2 を X 方向リボン状フィルム 1 の開口部 9 を通して設置し、さらに Y 方向リボン状フィルム 2 の開口部 1 0 a に角型部材 8 b を挿通する。角型部材 8 b には突起部 4 7 があり、開口部 1 0 a の幅寸法が小さい場合は、突起部 4 7 が Y 方向リボン状フィルム 2 と角型部材 8 b との間の挿通動作のストッパーとして作用し、ストップ位置になる。突起部 4 7 の位置はプローブ接点 3 8 の位置決めされるべき位置と対応しており、突起部 4 7 が角型部材 8 b に複数存在することによって、 Y 方向リボン状フィルム 2 の厚さのバラツキから生ずる累積する位置ズレ(並設方向の位置ズレ)を突起部 4 7 のピッチ範囲で修正することにより、大きい位置ズレを防止し、プローブの先端とウエハ上のパッドとを正しく対向させることができる。

10

[0063]

また上述の位置ズレ防止とは別に、角型部材8 b の長手方向に延びる棚部4 9 が設けられているから、角型部材8 b を Y 方向リボン状フィルム2 の開口部1 0 a に挿通したとき、 Y 方向リボン状フィルム2 の垂直型プロープ4 に形成された突起部4 4 に係合し、垂直型プローブ4を下方から支持する役割を果たす。さらに、突起部4 4 の先端が角型部材8 b の側面に突き当たることにより嵌合して各 Y 方向リボン状フィルム2 の長手方向の位置合わせがなされる。この突起部4 4 の先端が角型部材8 b の側面に突き当たる作用は、上記長手方向の位置合わせのみならず、 バーンインテスト時における Y 方向リボン状フィルム2 の熱膨張による垂直型プローブ4 の位置ズレを防止するという効果をも併せ持つ。

20

[0064]

以上の点は、 X 方向リボン状フィルム 1 及びこれにより構成される X 方向ユニット 5 についても同様である。

[0065]

次に、この X 、 Y 方向ユニット 5 、 6 を格子状に組み合わせたブロックを、支持基板に載せる。こうして X 、 Y 方向ユニットと支持基板との固定がなされ、マルチ配列垂直型プローブ組立体ができ上がる。なお、 X 、 Y 方向ユニット 5 、 6 の上下方向の位置決めが支柱 8 に形成した第 1 の溝 5 1 及び第 2 の溝 5 2 により行われるから、垂直型プローブ 3 、 4 の先端部 3 2 、 4 2 の先端高さを揃えることができる。

30

[0066]

この実施の形態 2 によれば、 X 、 Y 方向ユニットが支柱上に格子状に固定されるため、温度差等によってリボン状フィルムに伸びが発生しても、 1 チップに対応したユニット内で吸収されて隣接するユニットに影響を与えることがなく、全体の伸びを抑えることができる。その結果、チップパッドと垂直型プローブとのピッチずれがなくなり、マルチ配列垂直型プローブ組立体を用いた特性測定が可能となる。

[0067]

図11は、X、Y方向リボン状フィルム2に形成された配線39、43のフィルム端部における配線構造を示す図である。図11に示す配線構造は、プリント基板61上にある端子61a、61b、61c、61d、61e、61fとY方向リボン状フィルム2の端子はY方向リボン状フィルム2が微小間隔で配置できるのに対し、プリント基板61上の端子間隔は粗いためにY方向リボン状フィルム2をプリント基板61の端子61a、61b、61c、61d、61e、61fに1対1で対応すると、Y方向リボン状フィルム2を多種類製作しなければならないことを回避するものである。この場合、電気的導通を必要としないばね変形端子には絶縁処理を施す。また本発明の配線構造は、プリント基板61上の端子とY方向リボン状フィルム2の端子をはんだ付けをしないで接触導通する手段を提供するものである。配線43aには複数のばね変形を可能な端子43b(図11の例では3個)がある、また配線43cにもばね変形を可能な端子43b(図11の例では3個)がある、また配線43cにもばね変形を可能なっても、61fの間隔が粗い間隔であっても、複数個微細ピッチで配置されているY方向リボンフィルム2の端子

40

20

30

40

50

43 b 乃至は43 d の弾性端子により電気的導通が行われる。また弾性端子であるため、 上部から Y 方向リボン状フィルムを押下(図示せず)することによって弾性端子とプリント基板上の端子は略均一な接触圧で接触する。

[0068]

(実施の形態3)

次に、本発明の実施の形態3について図面を参照して詳細に説明する。図12は、本発明の実施の形態3に係るリボン状フィルムの一例を示す正面図である。本発明の実施の形態3はX方向リボン状フィルムまたはY方向リボン状フィルムの構成が大幅に簡単になる様に配慮したものである。すなわち、この実施の形態3においては、リボン状フィルム65のフィルム材質を極限まで切り詰め、互いに対向する一対の垂直型プローブ66a、66bにより構成される垂直型プローブ対66をつなぎ止める第1の連結部材67aと、1つの垂直型プローブ(例えば66a)の後方に位置する他の垂直型プローブ66cをつなぎ止める第2の連結部材67bと、垂直型プローブ66a、66b、66cをつなである第2の連結部材67bと、垂直型プローブ66a、66b、66cの下方、所定の部位で曲がることにより開口部69を形成し、上記実施の形態2におけるX方向リボン状フィルム1と同様な全体構成を有している。

[0069]

かかる構成を採ることにより、一層シンプルな構成のプローバ装置を実現することができる。

[0070]

以上、本発明によれば、X、Y方向ユニットを格子状に配置して位置決めしたのち全体を固定する構造であるため、温度差等によってリボン状フィルムに伸びが発生しても、全体の伸びを抑えることができる。その結果、チップパッドと垂直型プローブとのピッチずれがなくなり、マルチ配列垂直型プローブ組立体を用いた特性測定が可能となる。

[0071]

(実施の形態4)

次に、本発明の実施の形態 4 について図面を参照して詳細に説明する。図13は本発明の実施の形態 4 に係る被試験体の斜視図で、図14は実施の形態 4 におけるプローブの側面図である。図13及び図14において、プローバ装置は、プローブ101の要素が1つの電気導通部102と1つフィルム部103からなる場合である。このプローブ101の要素をいろいろの方向に配置することにより、メモリー関係のようなチップ1つに対して1または複数のラインのパッドに対応できる。すなわち、プローブ101を紙面に向かって横に適当なピッチで複数積層配置し、さらに紙面に向かって奥行き方向に複数積層配列することによって複数ラインのパッドの配列に対応できる。ここでいうプローブとは電気的接続が弾性変形をともなって接触力をあたえるコンタクトのことであり、一般に言われるLSI回路検査用プローバにのみ使われるプローブに限定するものではない。同様にプローバ装置も電気的コンタクトをする装置を示す。以下同じ。

[0072]

図13において、符号600はウエハを示す。601はウエハ内に配置されたチップで、602はチップ内に配列されたパッドである。以下に説明する接触子1は1つのチップ601内に1列に配列されたパッド602があるような場合の検査に適用すると特に有効である。本発明のプローブ101は、半導体ウエハの検査のみならず、液晶の検査等にも同様の配列の検査を必要とする場合には有効である。

[0073]

図14は、電気導通部102及びフィルム部103と関連する部品の配置関係を示す。電気導通部102は導電性材料から成り、一方に被試験チップの電極パッドに接触される入力部501、変形部502、固定部503、出力変形部504 出力部505からなる。変形部502の輪郭に円弧を含んでいるが、入力部501と固定部503から離れたところに円弧部が存在することで大きい変形量が得られる。固定部504の円弧部に表面が絶縁処理された丸棒104が挿入されて、入力部501にパッド602が接触したとき固

定部 5 0 3 が固定しているため、変形部 5 0 2 が変形し、その復元力がパッド 6 0 2 と入力部 5 0 1 間の接触力となる。

[0074]

本発明における電気導通部 1 0 2 の特徴は固定部 5 0 2 と出力変形部 5 0 4 に特徴がある。固定部 5 0 3 には丸棒 1 0 4 が挿入され、その挿入された丸棒 1 0 4 を固定板 1 0 5 が支持している。固定板 1 0 5 には配線組立 1 0 6 が貼り付けられていて、配線端子 1 0 6 の垂直に伸びる線の一端が出力部 5 0 5 と

接触し電気的導通がなされる。出力変形部504にも円弧が含まれていて、配線端子と接触すると変形し接触力が出力変形部の復元力により発生する。

[0075]

出力変形部 5 0 4 が適当量変形した状態で配線端子 1 0 6 と出力部 5 0 5 が接触することにより安定した電気的接続が達成できる。本発明の実施の形態 4 において出力変形部 5 0 4 に円弧が含まれる構造としたが特に弾性変形を発生させる手段形状については円弧部に限らなくてもよい。

[0076]

補助パターン107は、対称関係の力が作用することから、丸棒104の圧入挿入を安 易にすると同時に固定部503の固定効果を高めるためのものである。

[0077]

フィルム部103の表面に電気導通部102と補助パターン107が貼り付けられている。電気導通部102にある変形部502の変形動作を妨げることのないように、変形部502の内側に各穴510が開けられている。フィルム部103に穴510が開けられていることによって、変形部502が変形したとき、フィルム部103に発生する皴等が少なくなる。また固定部503の丸棒104の挿入位置に、丸棒104の径と同程度の径の穴108が開けられている。

[0078]

LSI回路検査の過程でパッド602が紙面に向かって下側に移動しパッド602と入力部501との間に適切な接触力が作用するまで移動すると同時に入力部501も下方に移動する。このとき変形部502は変形している。接触力が作用し変形部502の復元力が作用しているとき丸棒104の上方部主体に固定部503から丸棒104を押し下げる力が作用する。丸棒104の下端は固定板105と接触しているので、固定板105の上下方向の長さは接触力を受けても撓みが無視できる程度の長さで、丸棒104の撓みが発生しない。また接触力が作用したとき、固定部503に接触力による右方向作用する力のベクトルが存在するが、フィルム部103に電気導通部102が貼り付けられているので特に問題が発生しない。

[0079]

従って、以上説明した通り、固定部503が固定された状態でパッド602と入力部501が接触力を伴いながら接触し、パッド602と配線端子106が良好な電気的導通が得られる。

[0080]

(実施の形態5)

次に、本発明の実施の形態5について図面を参照して詳細に説明する。図15は本発明の実施の形態5に係る被試験体の斜視図で、図16は実施の形態5におけるプローブの側面図である。本実施の形態5は、基本的垂直型プローブ101の要素が2つの電気導通部102と1つフィルム部103からなる場合である。このプローブ101の要素をいるいろの方向に配置することにより、近接する2列配列、対向する2列配列、ASICやロッジク等、パッド702を矩形形状に配列したチップ601に対応できる。

[0081]

図16は、2つのプローブ部を向かい合わせた状態で配置した場合の構造を示す。左側のプローブ部は実施の形態4で説明した補助パターン107と入れ替わった状態で配置されていて、2つの入力部501,501は隣接する2つチップの左側と右側のパッド60

10

20

30

40

2と対向している。

[0082]

このプローブ101の要素をいろいろの方向に配置することにより、メモリー関係のようなチップ1つに対して1または複数のラインのパッドに対応できる。すなわち、プローブ101を紙面に向かって横に適当なピッチで複数積層配置し、さらに紙面に向かって奥行き方向に複数積層配列することによって複数ラインのパッドの配列に対応できる。さらに略同様の配列を直交して配列することにより、残された矩形状配列の2辺のパッドに対向するため、前記したASICやロッジク等のパッド602に対向する、矩形形状に配列したチップ601に対応できる。

[0083]

固定板 1 0 5 の両側に配線端子 1 0 6 があり、 2 つのプローブ 1 0 1 の電気導通を可能にしている。

[0084]

本実施の形態 5 における電気導通部 1 0 2 の入力部 5 0 1、変形部 5 0 2、固定部 5 0 3、出力変形部 5 0 4、出力部 5 0 5 の機能は実施の形態 4 と略同じである。

[0085]

従って、実施の形態 5 の配列と固定板 1 0 5 を挟んで存在する 2 つの配線端子 1 0 6 は隣接するチップ 6 0 1 に対応し、矩形配列型パッド配列の電気導通を可能とするための有効な配列である。

[0086]

(実施の形態6)

次に、本発明の実施の形態 6 について図面を参照して詳細に説明する。図17は本実施の形態 6 に係るプローブ 6 0 3 の正面図、図18はそのプローブ 6 0 3 の側面図、図19はグランドラインパターン 6 0 4 の正面図、図20はフィルム 6 0 5 の正面図である。本実施の形態 6 は、高速化に対応するためのものである。なお、対応するチップは実施の形態 4 と同様、このプローブ 6 0 3 の要素をいろいろの方向に配置することによりメモリー関係の様なチップ 1 つに対して 1 または複数のラインのパッドを有するチップ配列に対応できる。また、本実施の形態 6 での配線端子及び固定板は、実施の形態 4 で説明した配線端子 1 0 6 及び固定板 1 0 5 と略同様の原理及び機能のもとで適用可能であるため、本実施形態での説明を省略する。

[0087]

一般に長方形断面の断面 2 次モーメントの大きい材料形状を利用して、接触力を確保しょうと試みると材料の幅(紙面の上下方向での寸法)が大きくなる。このことは多数厚み方向(紙面に垂直方向)に接触子を積層すると電気容量が大きくなり高速化に逆行する。一方接触子は適当な接触力を必要としている。本実施の形態は、電気導通部の材料幅を小さくしながら、接触力を得るもので、力に関係するグランドラインパターン 6 0 4 が関与し、電気導通に関係しては電気導通部 6 0 6 が対応する方法である。なお、電気導通部 6 0 6 とグランドラインパターン 6 0 4 はフィルム 6 0 5 が介在し、2 つの部材電気的導通部 6 0 6 とグランドラインパターン 6 0 4 は機械的に図 1 9 の力が伝達される部分 K で結合しながら電気的には絶縁状態を可能にしている。

[0 0 8 8]

図17に電気導通部606が実線で描かれている。この電気導通部606において、607は入力部で、608は変形部、609は固定部、610は出力変形部、611は出力部である。電気導通部606の主な機能は、実施の形態4で説明した電気導通部102とほぼ同じ構造で、またその機能もほぼ同じである。ただし、各部の線幅、丸棒104からの距離が小さいことである。また入力部607の中腹でフィルム605を介してグランドラインパターン604と機械的に結合している。すなわち、グランドラインパターン604の表面はフィルム605と機械的に結合していて、電気導通部606は入力部607と固定部609近傍とで機械的に結合している。

[0089]

10

20

30

20

30

40

50

パッド(図示せず)の下方に移動して、入力部607を押し下げたとき、図19に示す斜線の部分 K は、電気導通部606とフィルム605は一体となって同一の動きをする。接触力として作用する力はグランドラインパターン604の変形部621と電気導通部606の変形部608との、それぞれの変形によって生ずる復元力の略和である。ただし、本実施の形態においては、上述の通り、断面2次モーメントが小さい電気導通部606の変形部608には小さい応力で対応可能にしているため、接触力はグランドラインパターン604の変形部621が電気導通部606の変形部608の外側にあっても、断面2次モーメントに関与する材料幅の影響が大であるため、グランドラインパターン604の復元力によって略生ずることになる。このことは電気導通部606が小型化できると同時に大きい入力部607の上下動作と最適な接触力を得ることを可能にする。

[0090]

入力部 6 0 7 のパッドの先端と接触する部分のみ広くすること、及び狭くすることは、 部分エッチング技術または部分メッキ技術によって可能であるので、要求される使用にあ わせて適宜使い分けすることで技術的目標が達成可能である。

[0091]

図18は図17の右側面図で、電気導通部606にフィルム605及び絶縁フィルム612が貼り付けられている。また、グランドラインパターン604の一方の表面がフィルム605に貼り付けられている。前記したように入力部607に加えられた接触力は、図18に矢印Fで示すような力の伝達があり、丸棒104によってその接触力が支えられている。すなわち、電気導通部606の入力部607に加えられた接触力は電気導通部606からフィルム605及びグランドラインパターン604へ伝達され(図18の矢印F2)、当該電気導通部606の変形部608およびグランドラインパターン604の変形部がフィルム605とともに弾性変形することにより支持される。電気信号の導通については、電気導通部606の入力部607に入力された電気信号は、当該電気導通部606を通って伝わる(図18の矢印F2)。

[0092]

図19において、丸棒104は、グランドラインパターン604の固定部622の円弧部623と圧入嵌合している。変形部621の突出部622と左側の突出部624は複数決められたピッチで左右に配列したとき、夫々が接続する。従って、グランドラインパターン604は配線のグランドと接続されなくても適当な箇所でグランド接続することが可能である。例えば変形部609と類似の端子をグランド接続が必要な箇所のみに配置すればグランド接続が可能となる。図19では簡単に推定できる範囲であるため省略する。

[0093]

図20はフィルム605を示す。このフィルム605は、実施の形態4の機能と略同一の機能を有し、さらに電気導通部606及びグランドラインパターン604と夫々機械的に結合している。なお、フィルム605には、実施の形態4の穴510に対応する穴613と丸棒104が貫通する穴614が設けられている。

[0094]

図21は電気導通部606に貼り付けられた絶縁フィルム612を示す。この絶縁フィルム612は、プローブ603が厚み方向に配列されたとき、夫々が絶縁状態であることが必要である。この絶縁フィルム612を入力部607がパッドと接触する近傍及び出力部611が配線端子106と接触する近傍を除いて、電気導通部606を囲い込むように貼り付けることにより、それぞれの電気導通部606は電気的に独立した構造になる。なお、絶縁フィルム612には、フィルム605の穴613に対応して穴615と丸棒104が貫通する穴616が設けられている。

[0095]

(実施の形態7)

図22は、実施の形態7を示すプローブ603における電気導通部606の正面図である。図23は上記プローブ603における電気導通部606の側面図である。この実施の形態7は、プローブ603の高速対応化を図るために、電気伝導部の対向する距離を大き

くして電気容量を小さくするものである。なお、図22では、厚み方向に積層された接触子300の隣接する電気導通部606-1及び6061-2のみを正面図として描いたもので、また接触力を作用してない状態で示している。

[0096]

電気導通部606-1及び電気導通部606-2のそれぞれの入力部を607-1、607-2とすると、この入力部607-1の垂直方向の長さL1と入力部607-2の垂直方向の長さL2が異なり、変形部608-1と変形部608-2が略同一の形状とすると正面図からみた対向する重なりが小さくなり、従って図22に示すように電気導通部606-1及び電気的導通606-2に対向する面積も小さくなる。結果的には本実施の形態7に従えば、電気容量の小さい高速化対応の接触子組立が可能になる。なお、本実施の形態7の方法は、実施の形態4、実施の形態5、実施の形態6にも適用可能である。

10

[0097]

(実施の形態8)

図24は本発明の実施の形態8を示すプローブ603の正面図である。図25はそのグランドラインパターン604の正面図である。図24及び図25に示す実施の形態8は、電気導通部606-1及び電気導通部606-2が2つ、左右対称に配置された場合である。この要素をいろいろの方向に配置することにより、近接する2列配列、対向する2列配列及び図15に示すようなASICやロッジク等のパッド602が矩形形状に配列したチップ601にも対応できる。

20

[0098]

図24は2つの電気導通部606を左右対称に配置し、共通のグランドラインパターン604と共通のフィルム605及び絶縁フィルム612を有するの場合の説明図である。 2つの入力部は隣接する2つチップの左側と右側のパッド602と対向している。

[0099]

横方向に適当なピッチで配置し、さらに紙面に向かって奥行き方向に積層配列することによって矩形パッドパターの対向する2列を有する複数配列されたチップに対応可能となる。更に略同様の配列を直交して配列することにより残された矩形状配列の2辺のパッドに対向するため、前記したASICやロッジク等、パッド602に対向する矩形形状に配列したチップ601に対応できる。

30

[0100]

固定板 1 0 5 の両側に配線端子 1 0 6 があり、 2 つのプローブ 1 0 2 , 1 0 2 の電気導通を可能にしている。

[0101]

本実施の形態 8 における電気導通部 6 0 6 の入力部 6 0 7、変形部 6 0 8、固定部 6 0 9、出力変形部 6 1 0、出力部 6 1 1 の機能は、実施の形態 4 と略同じである。なお、図 2 6 はグランドラインパターン 6 0 4 が配線のグランドラインと接続される場合の、グランドラインパターン 6 0 4 の出力変形部 6 0 4 a である。なお、本実施の形態におけるフィルム及び絶縁フィルムは、図 2 0 及び図 2 1 の右側の形状と左側も同等のものであり、推定可能と思われるので図及び説明を省略する。

[0102]

40

従って、本実施の形態 8 の配列と固定板 1 0 5 を挟んで存在する 2 つの配線端子 1 0 6 は隣接する実施の形態 5 に示すチップ 6 0 1 に対応し、矩形配列型パッド配列の高速の電気導通を可能とするための有効な配列である。

[0103]

以上の説明からグランドラインパターン、フィルム及び絶縁フィルムを有する本実施の 形態 8 に従うことにより、矩形状配列のパッドに高速化した接触子による電気的導通が可 能となる。

[0104]

(実施の形態9)

本発明の実施の形態9について図27乃至図31を用いて説明する。図27は本発明の

20

30

40

50

実施の形態9におけるプローブ組立体のプローブの部分を示す斜視図である。図28は、図27に示されたプローブ部分を側面から見た概略構成図であり、電気信号の導通経路を明らかにする図である。図29は本発明の実施の形態9を示すプローブの正面図である。図30はそのグランドラインパターンの正面図である。図31は本発明の実施の形態9を示すフィルムの正面図である。

[0105]

実施の形態 9 における電気的な接続方法は、実施の形態 6 或いは実施の形態 8 における電気的な接続方法とは異なった方法を採用している。すなわち、実施の形態 6 などにおいては電気導通部 6 0 6 の先端部(図 1 8 の 6 0 7)がパッドと接触して接触力(F)を受け、且つ電気的な接続を行うものであった(図 1 8 参照)。これに対して、実施の形態 9 においては、電気導通部はパッドとは接触せず、グランドラインパターン 6 0 4 - 1 がパッドと接触することにより接触力の受け入れと電気的な接続が行われる方法を採用している。この実施の形態 9 の方法は、電気導通部 1 0 2 - 1 のパターン厚さが数 μ m と極めて薄くなり弾性力が小さくなった場合に、パッドとの接続において接触力の受け入れはグランドラインパターンからの方が変形及び破壊を発生しないため優る。

[0106]

図27に示すように、本実施の形態9のプローブ603-1は、電気導通部102-1、フィルム605-1、グランドラインパターン604-1から成る。グランドラインパターン604-1から成る。グランドラインパターン604-1は金属など導電性の材質から成り、接触部621-1、先端部621-2、切欠き621-3を有する。電気導通部102-1ももちろん金属など導電性の材質から成り、補強パターン102-3および先端部102-2を有する。この電気導電部102-1の先端部102-2はグランドラインパターン604-1の先端部621-2と金属接合されている。補強パターン102-3は接続面積を増加して金属接合等の強化の手段となるものである。

[0107]

電気導通部102・1と、フィルム605・1と、グランドラインパターン604・1の接触部621・1とは、蒸着手段或いはメッキ手段などにより強固に接合されている。パッドとグランドラインパターン604・1の先端部621・2とが接続して接触力を発生したとき、この接触力は図28において矢印Aで示されるように入力され、その後は矢印A1,A2,A3で示すように伝達される。すなわち、入力された接触力(矢印A)はグランドラインパターン604・1の先端部621・2から電気導通部102・1の先端部102・2へ伝達され(矢印A1)、次に電気導電部102・1からフィルム605・1へ伝達され(矢印A3)、さらにフィルム605・1からグランドラインパターン604・1の伝達される(矢印A3)。これにより、グランドラインパターン604・1のの伝達先は、グランドラインパターン604・1の先端部621・2から見て切り欠き621・3を越えた基端部である。このため、上述のようにして接触力が伝達されるのに対して、電気信号は切り欠き621・3及びフィルム605・1(絶縁性の材質から成る)により遮断され、グランドラインパターン604・1を通り抜けることはない。

[0108]

次に、本実施の形態9における電気信号の導通について説明する。図28に示すように、電気信号は矢印Aで示されるように入力され、その後は矢印A1,A4で示すように伝達される。すなわち、入力された電気信号(矢印A)はグランドラインパターン604-1の先端部621-2から電気導通部102-1の先端部102-2へ伝達され(矢印A1)、そのまま電気導電部102-1を通って出力変形部(図29における符号102-4)に送られる。既に上述したように、グランドラインパターン604-1には切り欠き621-3があるから、グランドラインパターン604-1の変形部に電気信号が伝わることはない。

[0109]

本実施の形態に従えばグランドラインパターンからパッドからの電気信号を入力して

20

30

40

50

電気導通部102-1に伝え電気検査を可能にする。

[0110]

(実施の形態10)

図32は実施の形態10として示すプローブ603における干渉回避の説明図である。プローブがASICやロジックのようなパッド配列が矩形状に配列されている場合、プローブが本発明では交差(或いは直交)する。この場合の干渉回避にあたり、図32において2つの電気導通部606のA,B,C,Dがそれぞれ同じという条件で達成している。このことにより、固定板105から丸棒104の上面までの距離が等しいので同一の取り付け方法を可能としている。また電気的導通部の電気的特性も殆ど同一になる。

[0111]

次に、このようにして構成された本発明に係るマルチ配列プローブ組立体の電気配線構造について、図33~図41を用いて説明する。

[0112]

図33はその電気配線構造体の一部を示す斜視図である。この電気配線構造体は、被測定物である半導体チップとプローバ装置本体との間をつないで電気信号の授受を行うための重要な機能を持っている。

[0113]

図33に示すように、この電気配線構造体は、ポリイミド樹脂などの絶縁性フィルムの両面にベリリウム銅などの配線パターンが形成されたリボン状フィルム707、708からなり、このリボン状フィルム707、708をそれぞれ2枚ずつX・Y方向に組み合わせて構成される。リボン状フィルム707には切り込み771が、また、リボン状フィルム708には切り込み781がそれぞれ複数個所にピッチPで形成されている。また、切り込み771、781の幅は、台座と台座の間隔に等しい。これらの切り込みによってリボン状フィルム707、78をX・Y方向に格子状に組み合わせることができるようにし、台座と台座の間隙にこのリボン状フィルム707、708を配置して個別プローブ組立体との間の電気的接続を可能にしている。なお、リボン状フィルム707、708は、X、Y方向とも台座と台座の隙間に2枚ずつが配置される。この配線パターンを有するリボン状フィルムの構造について、図34、図35を用いて具体的に説明する。

[0114]

図34はX方向リボン状フィルムの構成を示す図であり、図35はY方向リボン状フィルムの構成を示す図である。それぞれの図において、(a)は側面図、(b)は正面図である。図33で示したように、リボン状フィルム707には、支柱の配列ピッチPに合わせてフィルムの短手方向に複数の切り込み771が設けられ、同様にリボン状フィルム708にはリボン状フィルム707とは反対方向から切り込み781が設けてある。切り込み深さはフィルム幅のほぼ中央部までであり、切り込み幅は台座と台座の間隙に等しい。また、フィルム707、708の長さは、ウエハ上に形成されたチップのX又はY方向の最大配列長さをカバーできる長さとする。そして、X方向のリボン状フィルム707とY方向のリボン状フィルム708とでは、配線パターン構造が若干異なっている。

[0115]

まず、図34(a)に示す X 方向リボン状フィルム707は、その表面側の切り込み771の無い上半分(h/2)側に複数本の銅配線772が上下方向に平行して狭ピッチ(例えば45μm)で形成されている。この狭ピッチ間隔は、個別配列プローブ組立体の垂直型プローブのピッチと一致している。一方、このフィルム707の裏面側には、フィルム長手方向と平行して切り込み771の無い上半分(h/2)側に銅配線772と直交する複数の共通銅配線773が形成され、銅配線772と共通銅配線773とはフィルム707に開けられた貫通孔774を介して表裏で電気的に接続されている。共通銅配線773は銅配線772と同様フォトリソグラフィ技術を用いたエッチング法やメッキ法で製作される。また、銅配線772と共通銅配線773はフィルムの表裏両面に別々に設けられているため、接続のための貫通孔774は接続に必要な交差位置にのみ設ければよく、それ以外の交差点におけるシールドの必要がない。このように、X方向リボン状フィルム70

7 に形成された銅配線 7 7 2 と共通銅配線 7 7 3 からなる配線パターンは、共通銅配線 7 7 3 を共通ラインとしてこのラインから銅配線 7 7 2 が隣り合う切り込み 7 7 1 と 7 7 1 の間隔 P を 1 区画として各区画ごとに分岐した形となる。

[0116]

一方、 Y 方向となるリボン状フィルム 7 0 8 は、図 3 5 (a)、(b)に示すように幅 h のフィルム表面側の下半分(h / 2)に達する長さに銅配線 7 8 2 が、また裏面側の下半分(h / 2)に共通銅配線 7 8 3 が形成され、それぞれの配線が貫通孔 7 8 4 を介して表裏で接続されることは X 方向リボン状フィルム 7 0 7 と同じであるが、ここでは切り込み 7 8 1 の位置が上向きとなるため共通銅配線 7 8 3 が切り込みの無いフィルム下半分に配置されることになり、その分、銅配線 7 8 2 の長さが長くなっている。このようにして形成されたリボン状フィルムは、銅配線及び共通銅配線を含むフィルム全体を薄い絶縁被膜で覆って銅配線の剥離や短絡を防止するために表面を保護している。ただし、前述の台座及び後述(図 3 7、図 3 8)する X - Y 方向位置決め部材が樹脂の場合には、特に絶縁被膜を設けなくてもよい。

[0117]

また、銅配線772、782は、その先端部分がフィルム長手方向の上辺部からわずか突出(図34、図35に寸法aで示す)しており、この突出先端面は銅面を露出させてマルチ配列プローブ組立体を組み立てるときに垂直プローブ先端と接触するための接触端子775、785を形成している。また、共通銅配線773、783は、図41の斜視図に示すようにリボン状フィルム707、708の端部がソケット715に挿入できる構造となっているため、ソケット715を介して外部検査装置との接続が可能となる。

[0 1 1 8]

図43乃至図45は、図35で示したY方向リボン状フィルム708の応用例を示す図で、図43は斜視図、図44は正面図、図45は断面図である。図35と異なる点は、縦方向の銅配線782を、横方向の共通銅配線783との交差点を越えてリボン状フィルムの下辺にまで延長し、下辺からわずか突出させて下辺側にも接続端子785cを設けた点にある。こうすることによって、リボン状フィルムの上下辺に接続端子が形成されるので、上下を逆にしても使用可能である。同様に、X方向リボン状フィルムの下辺にも接続端子を設けることによって、リボン状フィルムの応用範囲を広げることができる。

[0119]

図42は、リボン状フィルムの配線とウエハとの接続の一例を説明する図である。すなわち、共通銅配線として2本の入力信号線863、864、及び出力信号線865を設ける。これらの信号線は、例えばウエハ861上でX方向に配列した複数のチップ862を共通に接続しているため、各列ごとに同時に検査が可能である。これらの信号線は、その種類や本数を任意に設定すればよく、必要に応じてリボン状フィルムを交換することも容易である。

[0120]

このようにして形成されている X 及び Y 方向のリボン状フィルムを、マルチ配列装架台に取り付ける。その際、必要となる部品について図 3 0、図 3 1、図 3 2を用いて説明する。図 3 6 は、マルチ配列装架台の一部を示す平面図である。すなわち、 X - Y 方向にピッチ P で配列された台座 7 0 3 同士の間隔 c の間に、 X 方向位置決め部材 7 0 9 と Y 方向位置決め部材 7 1 0 を格子状に組み合わせて設置している。 X 方向位置決め部材 7 0 9 と Y 方向位置決め部材 7 1 0 は、組み合わせるときにそれぞれの交差部に開けられている穴を支柱 7 0 6(直径 d)に通すことによって X - Y - Z 方向の位置決めと固定がなされる。この X 方向位置決め部材 7 0 9 及び Y 方向位置決め部材 7 1 0 の厚さ f は、支柱 7 0 6を通すために f > d であるとともに、その両側に前述のリボン状フィルム 7 0 7 又は 7 0 8 が挿入できる幅 g をあけて f = c - 2 g となるように定める。また、幅 g は、リボン状フィルム 7 0 7、7 0 8 の両面に形成された銅配線 7 7 2、 7 7 3 又は 7 8 2、 7 8 3 を含めた厚さ寸法が挿入できるように定める。

[0121]

50

10

20

30

図37は、X方向位置決め部材709とY方向位置決め部材710の構造を示す斜視図である。X方向位置決め部材709及びY方向位置決め部材は、樹脂又は金属材料などからなる厚さhで幅fの長尺板状部材である。そして、幅cで深さh/2の複数の切り込み792が下辺側にピッチPで形成され、各切り込み792の中心位置には直径dの支柱706が通る穴791が開けられている。一方、Y方向位置決め部材710は、上記X方向位置決め部材709と直角に組み合わされて取りつけられる部材であって、同様に切り込み802、穴801がピッチPで設けられているが、ここでは切り込み802が反対側(上辺側)に設けられている。なお、位置決め部材709及び710に形成された切り込み792、802と、リボン状フィルム707及び708に形成された切り込み771、781の各寸法は、全て同一である。

[0122]

図38は、X方向位置決め部材709とY方向位置決め部材710を組み合わせた交差位置における状態を示す斜視図である。X方向位置決め部材709、Y方向位置決め部材710ともに穴791と801を支柱706に通すことによってX-Y方向の位置決めがなされ、同時に下端部が支柱706の段部761に当接してZ方向の位置決めがなされる。このとき形成される隙間gには、リボン状フィルムが取りつけられる。なお、この位置決め部材709と710は、位置決め機能のほかに支柱706とともにマルチ配列プローブ組立体を構成する補強部材としての機能も果たしている。

[0123]

図33は、上記のX方向位置決め部材709とY方向位置決め部材710、及びリボン状フィルム707、708をマルチ配列装架台に取りつけた状態を示す平面図である。これらの部品を取り付けたことによって、台座703の四側面には個別プローブ組立体の垂直型プローブと接触するための接触端子775、785を有するリボン状フィルム707、708が位置決めされて取り付けられ、また、リボン状フィルム707、708の銅配線772、782を介して外部に電気信号を取り出すことができるので、マルチ配列プローブ組立体としての機能を充分発揮することができる。

[0124]

次に、図39に示したように位置決め部材709及び710、リボン状フィルム707及び708を取り付ける手順について、図40(a)、(b)、(c)、(d)の工程図を用いて説明する。なお、この手順は一例であって他の手順で実施しても差し支えない。まず、図39(a)に示すように、Y方向位置決め部材710の切り込み802を上にして穴801を支柱706に通し、Y方向位置決め部材710を台座703と703の間に設置する。このときY方向位置決め部材710は支柱706によってY方向の位置決めがなされると同時に、下辺部が支柱706の段部761に当接してZ方向の位置決めもなされる。このとき、Y方向位置決め部材710の両側で台座3との間には隙間gが形成される。

[0125]

次に、図39(b)に示すように、この両側の隙間gにY方向リボン状フィルム708を横長にして1枚ずつ垂直に嵌め込んで行く。挿入の際は、切り込み781を上に向けかつ垂直銅配線782を台座703の側面に向けて挿入する。このとき、リボン状フィルム708は切り込み781が位置決め部材710の切り込み802と同寸法であることから、それぞれの切り込み位置を合わせることによってY方向の位置決めを行う。あるいは、リボン状フィルム708を位置決め部材710にあらかじめ位置合わせして重ね合わせておき、位置決め部材10を取り付けるときに一体にして嵌め込んでもよい。嵌め込むと同時にリボン状フィルム708の下辺部も支柱706の段部761に当接して2方向の位置決めがなされ、それによってフィルム708の上端面位置は台座703の上面位置に一致する。また、台座703に取りつけられるプローブ組立体701のプローブ先端と、リボン状フィルム708の垂直銅配線782の接触端子785とがそれぞれ一致するようになる

10

20

30

40

このようにしてY方向の位置決め部材710及びリボン状フィルム708の取り付けが終わった後、今度は図39(c)に示すように、X方向位置決め部材709の切り込み792を下にして穴791を支柱706に通し、X方向位置決め部材709を台座703と703の間に設置する。このときX方向位置決め部材709は支柱706によってX方向の位置決めがなされると同時に、下辺部が支柱706の段部761に当接してZ方向の位置決めもなされる。その結果、位置決め部材710と709は、切り込み802と792がそれぞれ組み合わされて格子状となって台座703と台座703の間に取りつけられる。このとき、X方向位置決め部材709の両側で台座703との間には隙間gが形成される。

[0127]

次に、図39(d)に示すように、この両側の隙間gにX方向リボン状フィルム707を横長にして1枚ずつ垂直に嵌め込んで行く。挿入の際は、X方向リボン状フィルム707を切り込み771を下に向けかつ垂直銅配線772を台座703の側面に向けて挿入する。このとき、リボン状フィルム707は、切り込み771が既に取りつけられている位置決め部材710の切り込み802、リボン状フィルム708の切り込み781と組み合わされて格子状にとりつけられ、X方向の位置決めがなされる。同時にフィルム下辺部も支柱706の段部761に当接してZ方向の位置決めがなされ、それによってフィルム7の上端面位置は台座703の上面位置に一致する。また、台座703に取りつけられるプローブ組立体701の垂直プローブ先端とリボン状フィルム707の垂直銅配線772の接触端子775とがそれぞれ一致するようになる。

[0128]

このように本発明におけるマルチ配列プローブ組立体の電気配線構造は、共通配線ラインを有するリボン状フィルムを格子状に組み合わせることによって、容易にかつ精度よく組み立てることができる。また台座の各側面の正しい位置にそれぞれ複数本の銅配線接続端子が一度で当接固定されるので、後から接続端子の高さや平行度を調整する必要がない

[0129]

(実施の形態11)

次に、本発明の実施の形態 1 1 について図面を参照して詳細に説明する。本実施の形態 1 1 は図 5 5 に既に説明済みの本発明システムである多数配線対応及び高速化対応のものである。図 4 6 は本実施の形態 1 1 の斜視図である。例えばメモリー関係の線上に配列したパッドに一括プローブの接触を計り高速検査する。

[0130]

図46において602はパッドであり、近接する2列があり図に示す様に一定間隔2列ずつ配列されている。本実施の形態11では2列近接する配列を例にしているが、前記した対向するプローブ603の何れか一方を配置しなければ等間隔の線配列になる。

[0131]

709-1はX方向位置決め部材、710-1はY方向位置決め部材である。実施の形態9においてX方向位置決め部材709、Y方向位置決め部材710についての形状及び機能について説明したが、本実施の形態におけるX方向位置決め部材709-1、Y方向位置決め部材710-1も略同じ形状と機能を有する。また709-1はX方向位置決め部材、710-1はY方向位置決め部材は相互に正確な位置決めを達成するための手段として作用している。プローブ603-1がY方向に複数個、厚さ方向(X方向)ひ積層して配列されている。実際には前記説明の通りフィルム状絶縁膜であるフィルム605-1にグランドラインパターン604-1および電気銅通部606-3がリソグラフィ技術に基ずくエッチング及びメッキ等の加工手段に形成され配置されている。110は1軸用テスト回路である。

[0132]

図47は図46の主要部を更に拡大したものである。1軸テスト回路110はX方向位置決め部材709-1の側面に2セット強固に貼り付けられている。図48は1軸テスト

10

20

30

40

回路 1 1 0 の正面図である。 1 軸テスト回路はフレキシブルフイルム 1 1 1 、電子デバイス 1 1 2 、接続配線 1 1 3 、入出力線 1 1 4 から成る。

[0133]

フレキシブルフイルム 1 1 1 は実施の形態 8 におけるリボン状フィルム 7 0 7 と同質の材料からなり、接続配線 1 1 3 は銅配線 7 7 2 と略同様のプローブとの電気的接続の役割を果たす。電子デバイス 1 1 2 は前記図 5 5 で説明の汎用コンピュータ 7 3 からの検査情報をインターフェース 7 5 から受け接続線 1 1 3 に送る。電子デバイス 1 1 2 は紙面の上下方向に必要とする空間を確保できるため、チップ 1 つに対し 1 つの検査回路が存在できるようなは配置が可能である。図 4 8 では 2 つの電子デバイス 1 1 2 から接続配線 1 1 3 がチップ上のパッド 6 0 2 に接続されるように表わしたが、実際は多数の電子デバイス 1 1 2 の 1 つから実質的に前記接続配線 1 1 3 を通じて 1 つのチップ上パッド 6 0 2 に接続される。

[0134]

図49は図46の矢印 X 方向から見た図である。図50は図46の矢印 Y 方向から見た図である。図47、図49において X 方向位置決め部材709-1にあけられた穴791-1に固定ピン109が圧入され、固定ピン109の鍔(つば)と X 方向位置決め部材709-1の凸部の一端に丸棒109が鋏まれ固定している。本実施の形態の場合丸棒109は1直線方向から(この場合は X 方向からのみ)配置されている。後述する実施の形態では X 及び Y 方向からの配置になる。

[0135]

図50において、接続配線113はフレキシブルフイルム111から若干突出していて出力変形部610-1と電気的接続が成される。切り欠き115はX方向位置決め部材709-1との干渉を回避するためのものである。

[0 1 3 6]

以上、本実施の形態 1 1 に従えばウエハ上に配列された全チップの全てのパッドに検査 回路から直接、チップ 1 対検査回路 1 の対応で検査信号の授受が図られるシリアル検査で はない同時一括で高速のウエハ検査システムが構築できる。

[0137]

(実施の形態12)

次に、本発明の実施の形態 1 2 について図面を参照して詳細に説明する。本実施の形態 1 2 は図 5 5 に既に説明済みの本発明システムである多数配線対応及び高速化対応のものである。図 5 1 は本実施の形態 1 2 の斜視図である。例えばロジック関係 A C I C 等の矩形に配列したパッドに一括でプローブの接触を図り高速検査するものである。

[0138]

図51において601はチップであり、602はパッドであり、チップ601はウエハ上に多数格子状に配列されているものとする。709-1はX方向位置決め部材、710-1はY方向位置決め部材である。実施の形態9においてX方向位置決め部材709、Y方向位置決め部材710についての形状及び機能について説明したが、本実施の形態12におけるX方向位置決め部材709-1、Y方向位置決め部材710-1も略同じ形状と機能を有する。また709-1はX方向位置決め部材、710-1はY方向位置決め部材は相互に正確な位置決めを達成するための手段として作用している。プローブ603-1がY方向に複数個、厚さ方向(X方向)に積層して配列されている。実際には前記説明の通りフィルム状絶縁膜であるフィルム605-1にグランドラインパターン604-1および電気銅通部606-3がリソグラフィ技術に基づくエッチング及びメッキ等の加工手段に形成され配置されている。

[0139]

1 1 0 は 1 軸用テスト回路である。プローブ 6 0 3 - 2 はプローブ 6 0 3 - 1 と直交するようにプローブ 6 0 3 - 1 と同様 Y 方向及び X 方向に図に示す様に配列されている。プローブ 6 0 3 - 1 とプローブ 6 0 3 - 2 が干渉しない方法について図 2 2 及び図 2 3 に説明した方法に従って製作されたものである、

10

20

30

40

[0140]

1 軸テスト回路 1 1 0 は X 方向位置決め部材 7 0 9 - 1 の両側面に 2 セット強固に貼り 付けられている。同様に2軸テスト回路116はY方向位置決め部材710-1に2セッ ト両側面に強固に貼り付けられている。1軸テスト回路110と2軸テスト回路が干渉し ないために2軸テスト回路116に切欠き120が設けられていて、1軸テスト回路11 0はこの切欠きを通過して組み付けられている。図52は2軸テスト回路116の正面図 である。図52が示す様に2軸テスト回路は2フレキシブルフイルムの117、電子デバ イスの112、2接続配線の118、2入出力線119、切欠き120から成る。

[0141]

2 フレキシブルフイルム 1 1 7 は実施の形態 8 におけるリボン状フィルム 7 0 7 と同質の 材料からなり、2接続配線118は銅配線772及び接続配線113と略同様のプローブ との電気的接続の役割を果たす。電子デバイス112は図55で説明されている汎用コン ピュータ73からの検査情報をインターフェース75から受け接続線118に送る。電子 デバイス112は紙面の上下方向に必要とする空間を確保できるため、チップ1つに対し 1つの検査回路が存在できるようなは配置が可能である。図48では2つの電子デバイス 1 1 2 から接続配線 1 1 3 がチップ上のパッド 6 0 2 に接続されるように表わしたが、実 際は多数の電子デバイス112の1つから実質的に前記2接続配線118を通じて1つの チップ上パッド602に接続される。

[0142]

1 軸用テスト回路 1 1 0 と 2 軸用テスト回路の主な違いは 2 切欠き 1 2 0 は 切欠き115より電子デバイス112との干渉を回避するために大きいことである。また 切欠きが大きくなったために2接続配線118の通過する巾が狭くなることである。本発 明の実施の形態 では図52に示す様に、狭くなった部分は2フレキシブルフイルムの表 裏に配線し表面及び裏面の配線の合計が電子デバイス112から出力された配線の合計と 同じ様に配線して対応している。

[0143]

図53は図46の矢印X方向から見た図である。図54は図46の矢印Y方向から見た図 である。図51、図53、図54においてX方向位置決め部材709-1にあけられた穴 7 9 1 - 1 に固定ピン 1 0 9 が圧入され、固定ピン 1 0 9 の鍔(つば)と X 方向位置決め 部材709-1の凸部の一端に丸棒109が鋏まれ固定している。本実施の形態 の場合 丸棒109は2直線方向から(この場合はX方向及びY方向からのみ)配置されている。 2 接続配線 1 1 8 は 2 フレキシブルフイルム 1 1 7 から若干突出していて出力変形部 6 1 0 - 1と電気的接続が成される。

[0144]

以上本実施の形態 に従えばウエハ上に配列された全チップの全ての矩形上に配列された パッドに検査回路から直接、チップと検査回路とが1:1の対応で検査信号の授受が図ら れるシリアル検査ではない同時一括で高速のウエハ検査システムが構築できる。

【産業上の利用可能性】

[0145]

本発明によれば、通常一般に使用されている銅箔を積層した樹脂フィルムをエッチング 処理することによって微細な垂直型プローブ及び配線パターンを容易に加工することがで き、また、この樹脂フィルムをリボン状にしたものを複数枚並設させて1ユニットとし、 このユニットをX-Y方向に格子状に組み合わせればマルチ配列垂直型プローブ組立体を 容易に構成することができる。これにより、大口径の半導体ウエハ上に形成されたマルチ チップに対し一括してプロービング測定が可能となり、ICチップの高集積化に伴ってま すます微細化される半導体分野での大きな貢献が期待できる。

【図面の簡単な説明】

[0146]

【図1】 本発明の実施の形態1に係るマルチ配列垂直型プローブ組立体の構成を示す斜 視図である。

10

20

30

40

30

40

- 【図2】 同上実施の形態1の内部構造を示す部分斜視図である。
- 【図3】 同上実施の形態2のX方向リボン状フィルムを示す斜視図である。
- 【図4】 図3のA部拡大正面図である。
- 【図 5 】 同上実施の形態 2 の Y 方向リボン状フィルムを示す正面図である。
- 【図6】 同上実施の形態2におけるY方向ユニットの組立状態を示す斜視図である。
- 【図7】 同上実施の形態2における角型部材の斜視図である。
- 【図8】 同上実施の形態2における装架台の構成を示す部分斜視図である。
- 【図9】 同上実施の形態2における装架台の構成を示す部分斜視図である。
- 【図10】 同上実施の形態2における支柱の斜視図である。
- 【図 1 1 】 同上実施の形態 1 及び 2 における X 、 Y 方向リボン状フィルムの配線構造を 10 示す斜視図である。
- 【図12】 本発明の実施の形態3に係るリボン状フィルムの構成を示す正面図である。
- 【図13】 本発明の実施の形態4に係る被試験体の斜視図である。
- 【図14】 同上実施の形態4におけるプローブの側面図である
- 【図15】 本発明の実施の形態5に係る被試験体の斜視図である。
- 【図16】 同上実施の形態5におけるプローブの側面図である。
- 【図17】 本発明の実施の形態6に係るプローブの正面図である。
- 【図18】 図17に示されたプローブ部分を側面から三田概略構成図であり、接触力の 伝達経路及び電気信号の導通経路を明らかにする図である。
- 【図19】 同上実施の形態6におけるグランドラインパターンの正面図である。
- 【図20】 同上実施の形態6におけるフィルムの正面図である。
- 【図21】 同上実施の形態6における絶縁フィルムの正面図である。
- 【図22】 本発明の実施の形態7に係るプローブにおける電気導通部の正面図である。
- 【図23】 同上実施の形態7におけるプローブの電気導通部の側面図である。
- 【図24】 本発明の実施の形態8に係るプローブの正面図である。
- 【図25】 同上実施の形態8におけるグランドラインパターンの正面図である。
- 【図 2 6 】 同上実施の形態 8 におけるグランドラインパターンの出力変形部を示す正面図である。
- 【図27】 本発明の実施の形態9におけるプローブ組立体のプローブの部分を示す斜視図である。
- 【図28】 図27に示されたプローブ部分を側面から見た概略構成図であり、接触力の 伝達経路及び電気信号の導通経路を明らかにする図である。
- 【図29】 本発明の実施の形態9を示すプローブの正面図である。
- 【図30】 本発明の実施の形態9のグランドラインパターンの正面図である。
- 【図31】 本発明の実施の形態9におけるフィルムの正面図である。
- 【図32】 本発明の実施の形態10に係るプローブの干渉回避の説明図である。
- 【図33】 本発明のマルチ配列プローブ組立体における電気配線接続体の斜視図である
- 【図34】 本発明のマルチ配列プローブ組立体における X 方向リボン状フィルムの側面図(a)と正面図(b)である。
- 【図35】 前記実施の形態10におけるY方向リボン状フィルムの側面図(a)と正面図(b)である。
- 【図36】 前記実施の形態10におけるX-Y方向位置決め部材の組立状態を示す平面図である。
- 【図37】 前記実施の形態10におけるX-Y方向位置決め部材の構造を示す斜視図である。
- 【図38】 前記実施の形態10におけるX-Y方向位置決め部材の交差状態を示す斜視図である。
- 【図39】 前記実施の形態10におけるX-Y方向位置決め部材及びX-Y方向リボン 状フィルムの組立状態を示す平面図である。

- 【図40】 前記実施の形態10におけるX-Y方向位置決め部材及びX-Y方向リボン 状フィルムの組立手順を示す工程図(a)、(b)、(c)、(d)である。
- 【図41】 前記実施の形態10におけるリボン状フィルムのソケット構造を示す斜視図である。
- 【図42】 前記実施の形態10における半導体ウエハへの電気配線接続を説明する図である。
- 【図43】 前記実施の形態10におけるリボン状フィルムの応用例を示す斜視図である
- 【図44】 2列の線状に等間隔にチップが配列されている場合における図43に示したのと同じリボン状フィルムの応用例を示す正面図である。
- 【図45】 図43に示したのと同じリボン状フィルムの応用例を示す断面図である。
- 【図46】 本発明の実施の形態11の斜視図である。
- 【図47】 図46の主要部を更に拡大した斜視図である。
- 【図48】 前記実施の形態11において、2つの電子デバイスから接続配線がチップ上のパッドに接続されるように表わした図である。
- 【図49】 図46の矢印 X 方向から見た図である。
- 【図50】 図46の矢印Y方向から見た図である。
- 【図51】 本発明の実施の形態12の斜視図である。
- 【図52】 前記実施の形態12における2軸テスト回路の正面図である。
- 【図53】 図46の矢印 X 方向から見た図である。
- 【図54】 図46の矢印Y方向から見た図である。
- 【図 5 5 】 本発明に係る電気機能検査装置のシステムとしての、多数配線対応及び高速 化対応のシステム構成を示すブロック図である。
- 【図56】 従来の垂直型プローブ組立体の斜視図である。
- 【図57】 従来のプローバ装置の斜視図である。
- 【図58】 従来の電気機能検査装置のシステム構成を示すブロック図である。

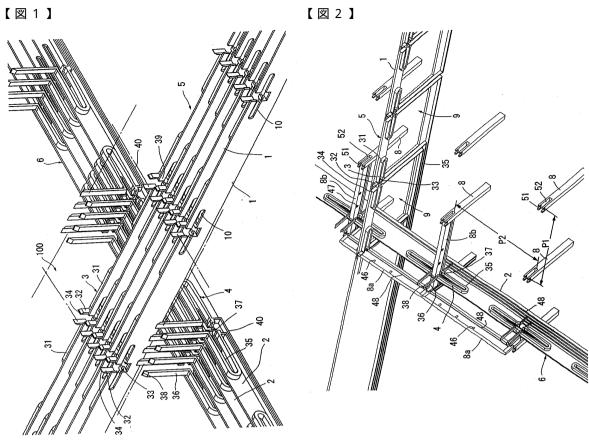
【符号の説明】

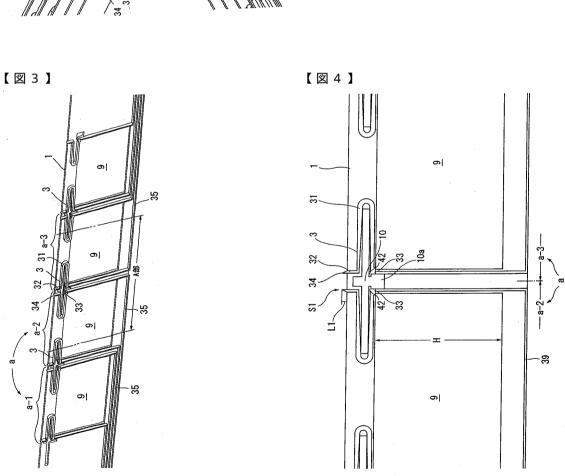
- [0147]
 - 1 X方向リボン状フィルム
 - 2 Y方向リボン状フィルム
 - 3、4 垂直型プローブ
 - 5 X方向ユニット
 - 6 Y方向ユニット
 - 7 支持基板
 - 8 支柱
 - 8 a 、 8 b 角型部材
 - 9、10 開口部
 - 10a 角穴
 - 3 1 、 3 5 湾曲部
 - 34,38 接点
 - 33、43、133、143 配線
 - 46、47 突起部

10

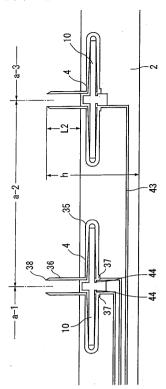
20

30

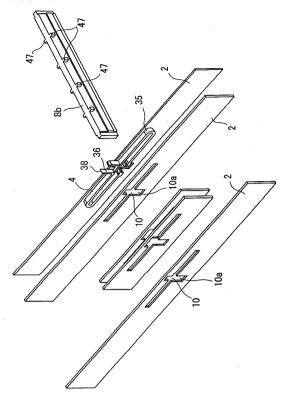




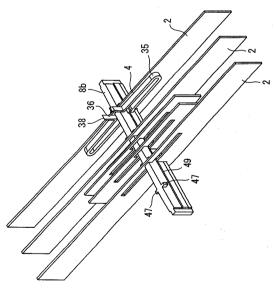
【図5】



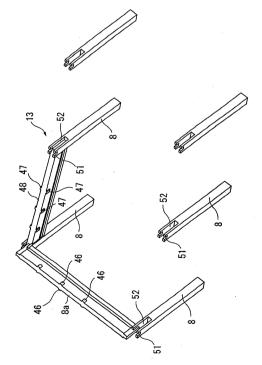
【図6】



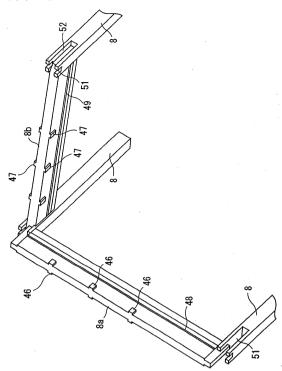
【図7】



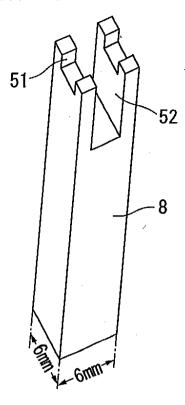
【図8】



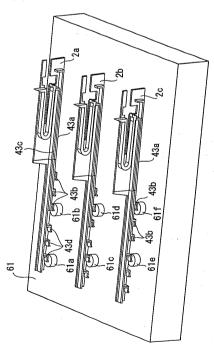
【図9】



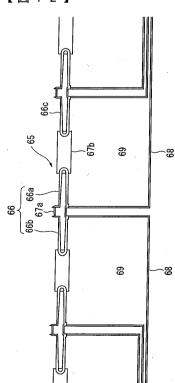
【図10】



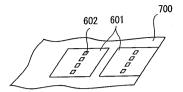
【図11】



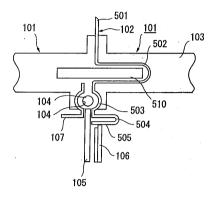
【図12】



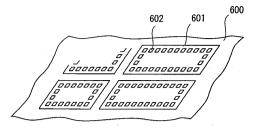
【図13】



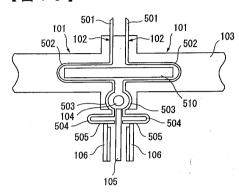
【図14】



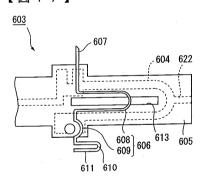
【図15】



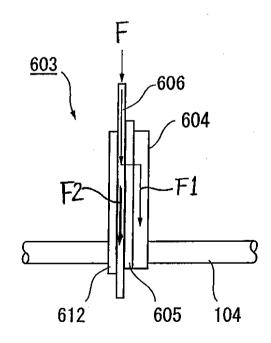
【図16】



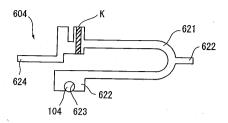
【図17】



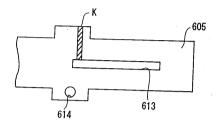
【図18】



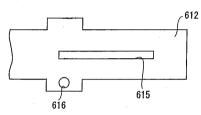
【図19】



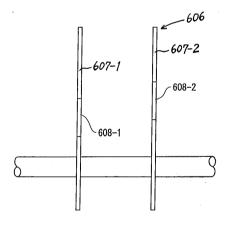
【図20】



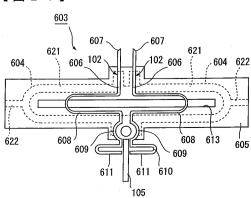
【図21】



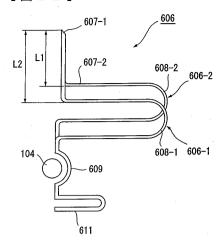
【図23】



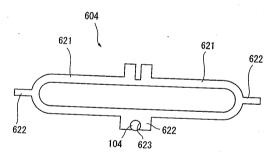
【図24】



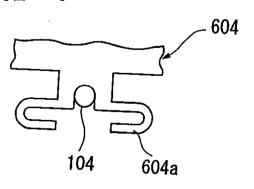
【図22】



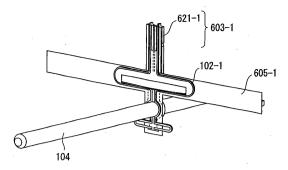
【図25】



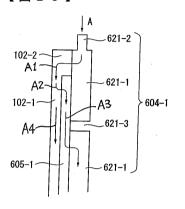
【図26】



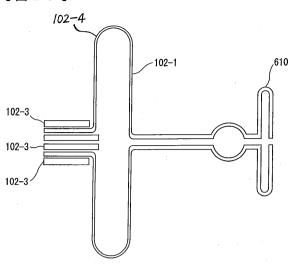
【図27】



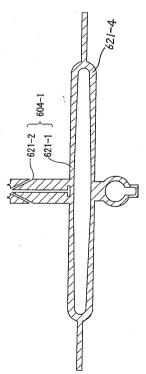
【図28】



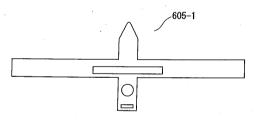
【図29】



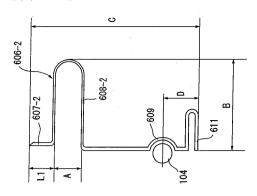
【図30】

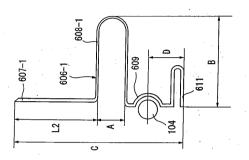


【図31】

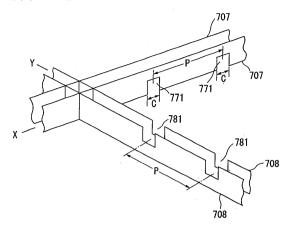


【図32】

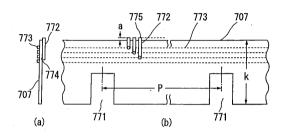




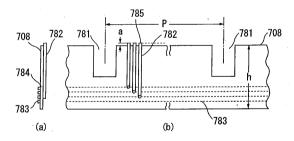
【図33】



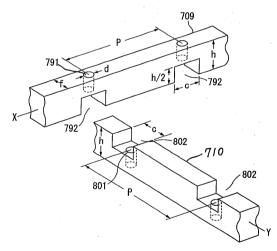
【図34】



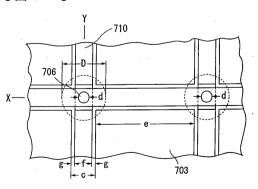
【図35】



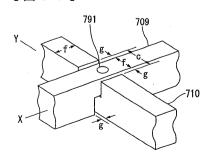
【図37】



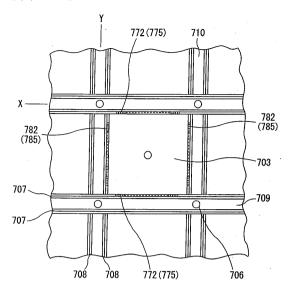
【図36】



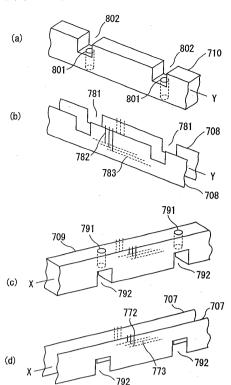
【図38】



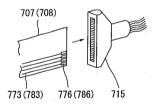
【図39】



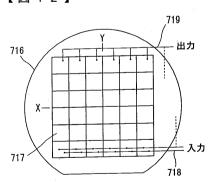
【図40】



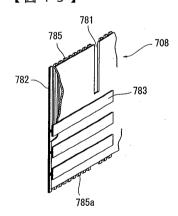
【図41】



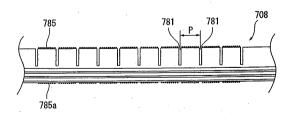
【図42】



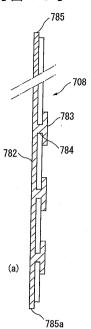
【図43】



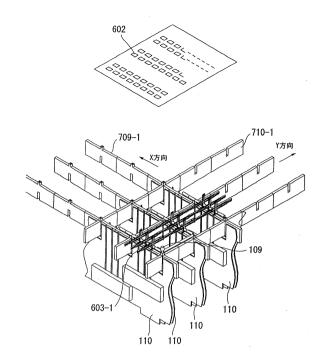
【図44】



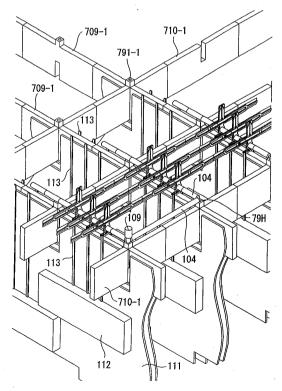
【図45】



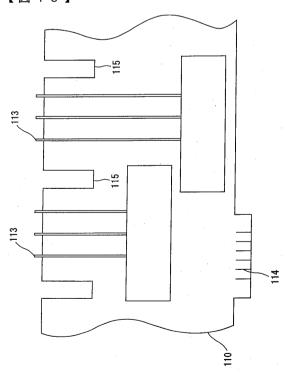
【図46】

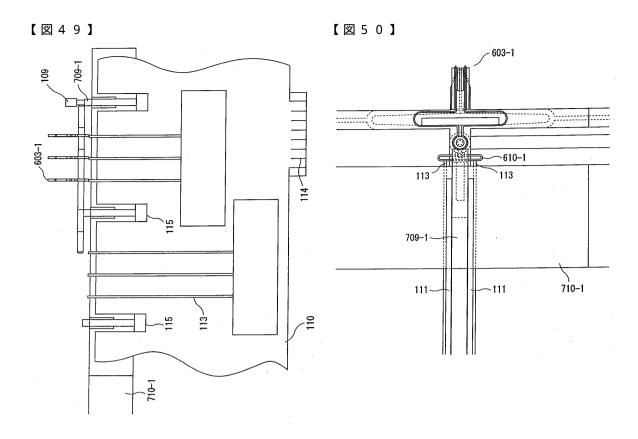


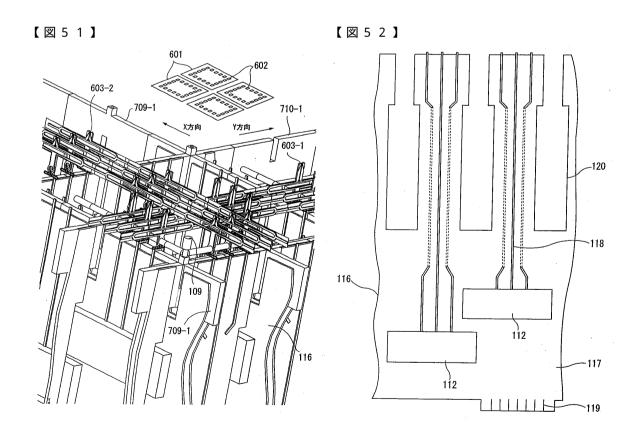
【図47】



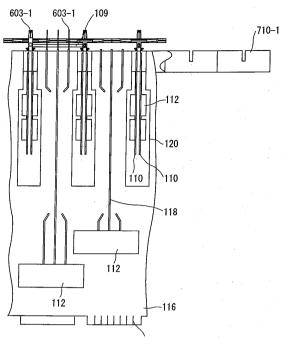
【図48】



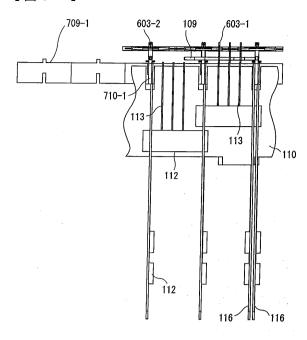




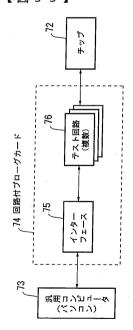
【図53】



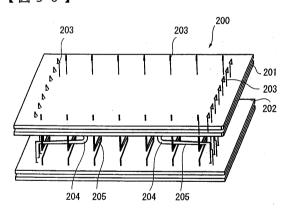
【図54】



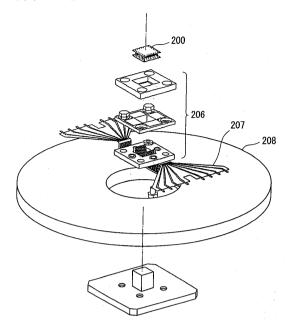
【図55】



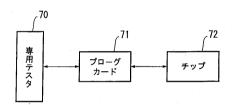
【図56】



【図57】



【図58】



フロントページの続き

(56)参考文献 特開2003-207523(JP,A)

特開2002-082129(JP,A)

特開2004-069485(JP,A)

特開2000-155131(JP,A)

(58)調査した分野(Int.CI., DB名)

G01R 1/073

G01R 31/26

G01R 31/28

H01L 21/66