

EXM 93-14

14.10.93

Présents : G.P. Benincasa, G. Daems, A. Gagnaire, F. Giudici, J. Lewis, N de Metz-Noblat, F. Perriollat, Ch. Serre, C.H. Sicard.

Statistiques :

	HEURES D'ARRET	HEURES D'ARRET	HEURES TOTALES D'OPERATION	%
LI	2h 52	3h 05	545	0,57
PSB	2h 05	3h 35	545	0,66
LPI	0h 09	0h 59	553	0,18
PS HADRON	0h 58	0h 58	525	0,18
PS LEPTON	0	0h 04	525	0,01
	du 30.09.93 au 14.10.93	du début du run au 14.10.93		

PANNES / PROBLEMES

LI

15' : DLINRF : Contrôle de la RF perturbé.
 La cause était la disparition pour des raisons non comprises des data des tables utilisées par le protocole. Un SW de diagnostic a été mis au point par Lucette. JM.Bouché Il va être testé et intégré dans les programmes de diagnostic de l'exploitation.

2h 28 : Le contrôle de la RF ne se faisait plus. Un Branch Controller MIL1553B a été trouvé en faute et changé. Le SW de contrôle a été modifié pour qu'il reste actif même avec le MIL1553B en faute.

9' : DLINPOW1 : Reboot

5' : DLINTRAF : Reboot (Watchdog arrêté)

(11' + 47')* : Les références des paramètres de la Source ont dû être renvoyés (reboot DLINSTIM).

* Cette panne est considérée comme une panne source-claquage, et par conséquent, elle n'est pas comptabilisée dans les pannes contrôle.

- : PLS-Decodeur : Au démarrage, suite aux récentes coupures du 220V, le PLS-Decodeur contrôlant, entre autre, le timing central, n'avait pas été réinitialisé. Le système d'alarme ne fonctionnait pas correctement sur le PLS-Decodeur. Il a été difficile de détecter l'oubli. Entre-temps, le système d'alarme fonctionne également pour la surveillance du PLS-Decodeur. En plus, le reboot du DLINSTIM sera complété avec le reload automatique du PLS-Decodeur. (Pour cela, un fichier

A. Gagnaire "SYS-GO" sera rajouté dans "rc.local").

PSB

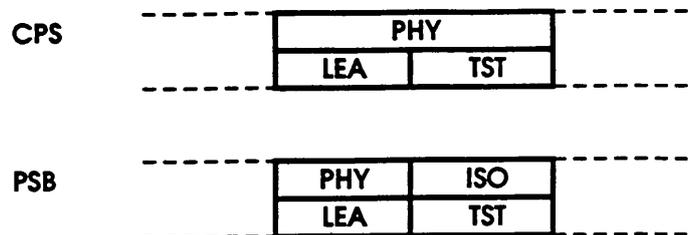
4' SFT : Reload BA3.AFGVRF

33' ISO Timing L1C61 (=interrupts) manque.
 Revient tout seul. Travaux ?

20' PHY : Shavers horizontaux bloqués.

4' : MTG1 - reboot pour valider des modifications dans l'utilisation des conditions extérieures SPS-REQUEST et LEP-REQUEST.

1h 26 + 30' : PLS : génération du télégramme PLS arrêté. La cause était reproductible sur un type de supercycle donné. Julian a compris le problème et l'a corrigé (mais non testé).



Il s'agit du cycle ISO avec "inhibit". Ce dernier fait passer le cycle PSB sur spare. Dans le cas précis, le cycle spare était un TST qui demande son équivalent au CPS. Mais le supercycle CPS restait avec PHY. Donc, ISO demandait de passer en spare, mais le PLS ne pouvait pas créer le cycle spare, d'où l'erreur fatale pour le PLS. Julian a corrigé le SW de façon à revenir sur le cycle normal avec des conditions de dump si spare n'est pas possible.

- : Timing L1C60 - remise en état des interrupts ACC : interrupt 1 = mauvais contact, interrupt 3 = mauvaise sélection de la ligne sur le timing distributeur. (interrupt 2 = IBST (=WBC + 350 msec)).

CPS

58' HADR : KFA45 . mauvais contacts dans un lemo 00 du timing.

(1h 39 + 36') : PLS (voir PSB)

Panne comptée dans le PSB puisque le LPI n'était pas mis en panne.

- : display FE26 : problème pour contrôler SMH26 et KFA28. Le groupe était 4 au lieu de 7 (vieux problème déjà rencontré au démarrage de mars 1993).
- : Timing PX.RAPPLE : changement du GPPC (2x).
- : Ip à C590 = Ø sur le display du transfert des antiprotons. Pour des raisons non expliquées, on a dû initialiser l'E-M TRAF0 dans le CPS et dans le TT.

- : TIMING : TT L3 C7
Timing Distributeur changé.

- : CAMAC : TT L3 C11
ACC changé

J. Lewis

- : PR.SMH61 ne sert plus dans les conditions extérieures.
A supprimer dans le PLS.

- : display FE16S : les modifications n'étaient pas
distribuées sur toutes les consoles. Il faut encore
supprimer la partie dédiée au BUMP58.

LPI

d'après la liste de J. Boillot du 13.10.93

- : programme WBS non disponible : dans les mains du
groupe OP (B. Vandorpe)

- : BVVS : couplage dans le contrôle des vannes du LIL et
EPA. Ceci est produit par le fait qu'un registre du Single
Transceiver contrôle 8 vannes.

C.H.Sicard

Le contrôle individuel d'une vanne doit donc tenir
compte de l'état des 7 autres vannes. Ceci n'est pas le cas
aujourd'hui. Claude-Henri regarde le problème.

- : quelques programmes ne fonctionnent pas encore en
mode multiscreen. Il s'agit :

F.Di Maio

1) de définir si un multiscreen est à considérer comme
un grand display (réservation unique) ou comme
deux displays distincts (réservations multiples
possibles).

A trancher par l' OP.

2) WINGZ ne fonctionne pas entièrement sur le mode
multiscreen. La pression sur le fabricant WINGZ ne
semble pas porter ses fruits pour améliorer la
situation.

9' : MPV908 (ADC en VME) se trouve dans un état de
blocage après une coupure de l'alimentation. Une action
HW est nécessaire pour sortir de cet état.

A.Gagnaire
W. Heinze

Alain et Wolfgang regardent pour trouver une solution
SW.

AA

- : GFA cavité 1 : carte mémoire changée.

DIVERS

M.Lelaizant
N.Metz-Noblat

- : Le contrôle des PLS-Decodeurs du PSB est souvent bloqué par le fichier "decoders : datn" avec bytcount=Ø. Le phénomène se manifeste par un "Link down". Une recette de cuisine permet de s'en sortir rapidement, mais vu la fréquence du problème, ceci n'est pas satisfaisant. Monique et Nicolas regardent.

G.Daems

- : Transverse Feedback : à inclure dans les reload crate.
- : Le SPS vient lire 3 paramètres au PS à chaque cycle :
 - PS Circulating Intensity.
 - PS extracted Intensity
 - B-field at extraction.

Pour cela, il utilise les liaisons TITN via les FECs N-100. Or, au shutdown, les N100 sont supprimés au SPS, ce qui rend la lecture via le canal TITN impossible. Il semble qu'il pourrait facilement remplacer les appels via TITN par des appels via le réseau Ethernet à condition de disposer du nodal adéquat. Fabien agira comme interlocuteur au SPS.

W.Heinze

- : chassis VME du type court : 13 de ces chassis sont arrivés chez Potdevin. Il s'avère que le changement du ventilateur demande le remplacement complet du chassis VME. Ce qui n'est pas très favorable pour l'exploitation et remet sérieusement en question un achat futur.
- : Les "terminals concentraters" des DSC sont actuellement en cours d'installation. Il en résulte des situations provisoires qui ne sont pas toujours satisfaisantes pour l'exploitation ou l'opération particulièrement à l'occasion d'un reboot d'un DSC. Nicolas a écrit une note d'information et d'utilisation, distribuée dans le groupe CO. Elle vous explique entre autre, comment visualiser l'écran "terminal console" lors d'un reboot DSC.
- : LINAC : l'E-M "source" a été modifié par Claude-Henri pour introduire le PPM sur le courant de l' ARC.
- : KFA71-79 : l'E-M de contrôle a été modifié et testé pour rajouter une propriété qui permet de contrôler un paramètre utilisé pour les Leptons " intershot delay". Le contrôle du paramètre a été rajouté dans les pages "ejection e⁺, e⁻".

G.Daems

- : KFA45 :Cet équipement doit être mis en PPM au prochain shutdown. Il demande un certain nombre de modifications qui sont actuellement discutées avec le groupe PO.

PLS : le HW spécifique qui transformait le SPS-REQUEST et LEP-REQUEST en FTS-REQUEST a été supprimé. Il a été remplacé par de la logique SW dans le PLS :

FTS and proton and SPS-RED → cycle normal

FTS and proton and $\overline{\text{SPS-RED}}$ → cycle spare

FTS and positron and LEP-REQ → cycle normal

FTS and positron and $\overline{\text{LEP-REQ}}$ → cycle spare

- : La ligne FTS-REQ a été déprogrammée dans le PLS.

G. DAEMS

EXM DISTRIBUTION PS

M. Arruat, V. Adorni, G.P. Benincasa, J. Boillot, J.M. Bouché, M. Bouthéon, R. Cappelletti, J.J. Cloys, G. Cuisinier, J. Cupéus, G. Cyvoct, G. Daems, C. Dehnavay, Y. Deloof, F. di Maio, B. Frammery, A. Gagnaire, F. Giudici, W. Heinze, M. Lelaizant, J. Lewis, H. Lustig, L. MÉRARD, G. Métral, N. de Metz-Noblat, A. Pace, F. Perriollat, J. Philippe, J.P. Potier, U. Raich, L. Rinolfi, C. Saulnier, Ch. Serre, C.H. Sicard, P. Skarek, E. Wildner. = 36