

EXM 93-13

30.09.93

Présents : G.P. Benincasa, G. Daems, A. Gagnaire, M. Lelaizant, L.Mérard, N de Metz-Noblat,
Ch. Serre, C.H. Sicard.

Statistiques :

	HEURES D'ARRET	HEURES D'ARRET	HEURES TOTALES D'OPERATION	%
LI	0h 13	0h 13	209	0,10
PSB	1h 30	1h 30	209	0,72
LPI	0h 50	0h 50	217	0,38
PS HADRON	0	0	189	0
PS LEPTON	0h 04	0h 04	189	0,04
	du 21.09.93 au 30.09.93	du début du run au 30.09.93		

FINALRUN 3 (23.06.93 au 12.09.93)

	HEURES D'ARRET	HEURES D'ARRET	HEURES TOTALES D'OPERATION	%
LI	0h 07	9h 52	1950	0,51
PSB	0	1h 53	1950	0,10
LPI	0	3h 05	1932	0,16
PS HADRON	2h 33	14h 38	1930	0,76
PS LEPTON	3h 38	11h 46	1930	0,61
	du 02.09.93 au 12.09.93	du début du run à la fin du run		

PANNES / PROBLEMES

- LI [2h55 + 1h20 +13' +13'] * : Problèmes avec le Camac de la source probablement suite à des claquages. Ces fautes ne sont plus considérées comme des fautes de contrôle puisque l'origine se trouve dans la source.
- 7' : PLS-user matrice absent dans les DSC DLINPOW1, DLINPOW2 et DLINRF . Pendant le shutdown, Julian a modifié le mécanisme de la distribution de la user matrice PLS vers les DSC et workstations, ce qui devrait améliorer la distribution.
- PSB 1h 30 : Au démarrage, l'alimentation principale ne pulse pas. Il manque les bits qui sélectionnent le type de cycle. Initialisation de l' E-M MPS.
- 26 PHY : GFA. BR3VRF unité de génération changée.
- : GFA.BR3VRF le changement de groupe avait été mal fait au niveau du PLS-Décodeur. Le GFA était incontrôlable.
 - : BX.SPHE et BX.SFB2 trouvés avec des CCV=Ø.
 - : L1 C51 : SCC changé.
- CPS 33' Hadron : KFA45 ne pulse pas correctement. Le renvoie du PLS a remis tout en ordre. Raison ?
- 1h 03 Lepton : éjection 8 bunch ne marche pas. Aucune autre explication trouvée.
- 2h + 35' Lepton : L2 C19 changement du châssis ventilateur du Camac.
- 4' : L2 C29 : ACC stopped
- : CODD : jitter sur le timing. BX.SCODD : GPPC changé.
 - : L2 C24 : SCC changé.
 - : L1 C13 : SCC + U-port changés.
 - : Transverse feedback pulse irrégulièrement : ACC changé

- : Transverse feedback pulse irrégulièrement : le timing du stop avait une CCV=1500 (trop grand pour le train C sur un cycle de 1,2 sec)
- : PTIM corruption des CCV sur les équipements No 9, 10 et 11 pour FE16S sur MD.
- : FT16 : certaines alimentations pulsent mal.
Le degaussing se fait trop tard à cause de l'impulsion PX.SMD16S qui arrive à C1000. Cette impulsion avait été déplacée de C100 à C1000 pour diagnostiquer le comportement des BCTTTU.
- : BCTTTU : la calibration ne marche pas mais les autres mesures sont correctes. En cours d'investigations, C. Carter étant en vacances.

LPI

50' : Impossible de changer le supercycle. Finalement, le changement est possible à partir de la station de travail du MCR.

- : DLILMDK - Camac crate 13 : alimentation changée.

AA

- : PX.WDT : trop tard sur TST. Mauvaise CCV dans PTIM. Elle ne tenait pas compte de la différence de la fréquence de révolution avec les autres users.
- : L2 C26 : ventilateurs Camac changés.

DIVERS

- : 1) l'E-M DCD dans les DSC a été modifié
 - a) pour que la propriété "alarm" marche.
 - b) pour pouvoir lire dans le HW le bit "inhibit output"
 - c) pour rajouter dans la propriété alarm la surveillance de ce bit.
Comparaison entre HW et EM
 - d) pour pouvoir faire un "global setting" sur un PLS-Décodeur par la propriété SETV (avec canal number = Ø).
- 2) KFA71-79, l'E-M a été modifié pour rajouter le contrôle d'un paramètre "intershot delay" (qui règle le temps entre la pulsation de chaque module. Le temps est différent pour les Leptons en mode 4 bunches ou en mode 8 bunches).

3) PLS : DMTG1 : remplacement de la carte driver "nouveau timing".

4) TRAINB : L1 C37 changement d'un module Camac spécifique au train B

5) PSB-test LHC : installation d'un GFA qui pulse avec un palier de >2,4 sec pour tester une nouvelle alimentation installée dans le cadre des tests LHC de décembre.

La difficulté vient du fait que le PSB pulse au rythme de 1,2 sec (next PLS =2,4 sec) et les actions au delà de -2,4 sec ne sont pas évidentes à programmer.

D'autres alimentations sont à prévoir avec cette difficulté (BE.SMH15L1 temps de montée 3 sec et temps de descente également 3 sec).

6) Actuellement, aucun diagnostic (générique) pour l'E-M utilisant le protocole n'est installé dans les programmes d'exploitation.

J.M. Bouché

Jean-Marc comblera cette lacune en se basant sur les programmes privés de Lucette.

7) Afin de faciliter l'accès à la documentation des E-M à partir de n'importe quelle station de travail, la documentation existante en Oracle devrait être disponible ON-LINE. Monique et Jan vont investiguer.

M. Lelaizant
Jan Cuperus

8) A cause des différentes installations des crates VME, la réserve des alimentations VME est en dessous du seuil critique. Une commande de 4 alimentations sera faite par Wolfgang

W. Heinze

G. DAEMS

EXM DISTRIBUTION PS

M. Arruat, V. Adorni, G.P. Benincasa, J. Boillot, J.M. Bouché, M. Bouthéon, R. Cappi, J.J. Cloye, G. Cuisinier, J. Cupérus, G. Cyvoct, G. Daems, C. Dehavay, Y. Deloose, F. di Maio, B. Frammery, A. Gagnaire, F. Giudici, W. Heinze, M. Lelaizant, J. Lewis, H. Lustig, L. Mérard, G. Métral, N. de Metz-Noblat, A. Pace, F. Perriollat, J. Philippe, J.P. Potier, U. Raich, L. Rinolfi, C. Saulnier, Ch. Serre, C.H. Sicard, P. Skarek, E. Wildner. = 36