

EXM 93-09

29/07/93

Présents : J. Cuperus, G. Daems, N. de Metz-Noblat, F. di Maio, A. Gagnaire, W. Heinze, J. Lewis, L. MÉRARD, F. Perriollat, Ch. Serre, C-H. Sicard, P. Skarek.

Statistiques :

	HEURES D'ARRET	HEURES D'ARRET	HEURES TOTALES D'OPERATION	%
LI	1h 21	6h 48	855	0,80
PSB	0h 15	1h 01	855	0,12
LPI	0h 00	0h 15	837	0,03
PS HADRON	3h 04	4h 21	835	0,52
PS LEPTON	3h 18	6h 15	835	0,75
	du 22.07.93 au 29.07.93	du début du run au 29.07.93		

PANNES / PROBLEMES

<b>LI</b>	13'	<p>DLINSTIM : reboot nécessaire après le changement dans le PLS du User ME2. Probablement que le update de la user matrice ne s'est pas fait.</p> <p>- DLINSTIM : problème du reboot. Pour améliorer le déroulement du reboot du DLINSTIM, deux produits SW seront pris sous la loupe :</p> <p>1) Camac driver par Alain pour s'assurer qu'un LAM en attente ne perturbe pas l'initialisation du Camac driver.</p> <p>2) La procédure "Init" de LynxOS par Nicolas. A plusieurs reprises, on a trouvé le SW du DSC dans une boucle dans le programme INIT. Nicolas a pris contact avec LynxOS mais sans réponse pour l'instant.</p>
A. Gagnaire		
N. de Metz-Noblat		
	1h08	<p>DLINRF : le contrôle du RFQ a dû être mis en local : le PPM ne se faisait pas correctement. Le champ "Changes 1st CCV" du protocole de communication n'était pas activé par le PPM. Il en résultait que le SW du G64 ne prenait pas en compte la nouvelle CCV.</p> <p>- PLS : la mise à jour de la User matrice dans le serveur du Linac a été trouvée bloquée par un "Write protect".</p> <p>- DLINPOW1 : deux tâches ont été trouvées en "sleep", c'est-à-dire non actives. Le problème avait été compris au LPI mais le remède n'avait pas été implémenté au Linac. Ceci est fait pour la tâche RT du POW, mais les autres tâches sont à vérifier.</p> <p>- ME2-Zéro : pour le confort de l'opération, un neuvième User a été créé dans la database du PLS. Il est utilisé pour remplir les trous de cycle lors de l'édition d'un supercycle. Ce 9ème User porte le nom de ME2 au PSB et de MD au PS. Malheureusement, son utilisation peut rendre confus le déroulement du PLS dans un supercycle. En effet, dans un même supercycle, les deux définitions de ME2 peuvent être programmées, mais la User matrice ne peut contenir qu'une seule définition. Elle contiendra la description du premier User ME2 du supercycle. Dans ces conditions, il est opportun de rediscuter, avec l'opération, de ce 9ème User.</p>
C..H. Sicard L. Mérard		
G. Daems		

- DLINTRAF: LTB.TRA60 absent (voir EXM 93-08).  
Lors des problèmes de démarrage avec ce DSC, on avait identifié le problème de la mise à jour du driver STR750 (flash ADC). L'installation du nouveau driver avait été faite mais basée sur trois modules HW, au lieu de 4; d'où l'absence des mesures pour LTB.TRA60.
- A. Gagnaire
- Des travaux sont en cours, entre Jan, Alain et Claude-Henri pour générer automatiquement depuis Oracle les datatables pour le fichier d'initialisation "RC.local" et le programme de surveillance "CLIC". L'ensemble pourrait être opérationnel dans le courant du mois d'août.
- PLS options : les options "Linac destination" du télégramme PLS-PSB sont utilisées régulièrement par l'opération. Comme la User matrice distribuée par le PLS ne contient pas les options, il est impossible de visualiser sur les workstations les data d'un paramètre contrôlé par les options. Frank, Wolfgang et Gilbert discuteront pour trouver une solution à ce problème.
- F. di Maio
- DSC : reboot à distance. Les câbles de reboot à distance vont être remis en place sur les DSC. On peut espérer une diminution des reboots provoqués par les claquages puisque des modifications de mise à la masse de la source devrait avoir réduit le rayonnement.
- W. Heinze

PSB

15' LBS : ACC changé

CPS

20' LBS : ACC changé.

1h21 Camac L1C7, L2C10. Les deux châssis ont eu une coupure du 220 V. Ils se trouvent dans le même rack.

1h46 PHY Travaux de câblage ?

1h'13 AA Timing PR.DHZ15 : timing corrompu sur segment pour PX.FDZH15, PX.WDZH15 et PX.SDZH15.

10' PLS : reboot du MTG pour introduire une modification majeure dans le comportement du PLS. Sur demande de l'opération, le changement de "normal" en "spare" du supercycle se fait de la manière suivante :

- De "normal". on passe en "spare" si les conditions extérieures le demandent.
- Une fois sur "spare", on reste sur "spare" mais éventuellement avec  $I_p=0$ .

1h27'  
lepton  
LEAR CPS computer en panne. Changements de l'alimentation.

2h22'  
LEAR CPS computer à nouveau en panne. Commutation sur un computer de réserve. Le disque du CPS a été physiquement déplacé.

LPI - CTF : mise en route des modifications et des nouvelles power convertors demandées par les utilisateurs du CTF (memo de J.H.B. Madsen du 16.6.1993)

AA - GFA-RF : mémoire changée.

DIVERS - SOS-video : alimentation changée.

- SOS perturbé sur les signaux du bâtiment Y : le "level adapter module" a été changé.

**G. DAEMS**

EXM DISTRIBUTION PS

M. Arruat, V. Adorni, G.P. Benincasa, J. Boillot, J.M. Bouché, M. Bouthéon, R. Cappi, J.J. Cloye, G. Cuisinier, J. Cupérus, G. Cyvoct, G. Daems, C. Dehavay, Y. Deloose, F. di Maio, B. Frammery, A. Gagnaire, F. Giudici, W. Heinze, M. Lelaizant, J. Lewis, H. Lustig, E. Wildner, L. Mérard, N. de Metz-Noblat, A. Pace, F. Perriollat, J. Philippe, J.P. Potier, U. Raich, L. Rinolfi, Ch. Serre, C.H. Sicard, P. Skarek = 34