



AD#7 (21.01.98) **Compte rendu**

Présent: J. Buttkus, G. Coudert, G. Deroma, J. Gruber, J. Lahaye, O. Michels, J.P. Royer, O. Michels

Alimentations OCEM (F. Voelker)

Les documents seront envoyés le mercredi 21 janvier par DHL et devraient donc arriver au CERN le jeudi 22 janvier.¹ OCEM a prévu une visite au CERN les 27 et 28 janvier au CERN ; une journée est prévue pour le projet AD.

Electronique des alimentations OCEM (G. Coudert)

Le schéma bloc de la corbeille électronique a été présenté. Cette électronique est basée sur le standard PS/PO, dans laquelle les cartes OCEM (régulation, commande du filtre actif, etc.) seront intégrées. Dans le schéma bloc, il faudra ajouter les alimentations auxiliaires.

Pour le système « Feed-Forward », il faut ajouter un autre DCCT. Il reste à déterminer si l'on utilise la version 19'' ou si l'on utilise la version Europe. On va demander les prix auprès de la maison Holec. On aimerait en tout cas standardiser pour faciliter la gestion des pièces de réserve. On espère pouvoir prendre une décision la semaine prochaine.

Dans la documentation, il faut ajouter les Data Sheets.

Il a été également décidé de **supprimer la commande électrique** de l'inverseur de polarité pour des raisons de sécurité. Néanmoins, une commande manuelle sera maintenue.

Electronique de l'alimentation Q-Main2 (G. Coudert)

L'électronique de cette alimentation sera similaire à celle des alimentations Tekelec, qui ont également des filtres actifs à transistors. On a besoin de 2 DSP étant donné le nombre de pas de programmes limités. Le DAC est de 16 bits.

Electronique des alimentations Trims (J. Lahaye)

On utilise également une corbeille électronique standard PS/PO, à laquelle on intègre les cartes DANFYSIK. La partie supérieure est réservée pour celles-ci. Nous sommes toujours en attente des informations de DANFYSIK afin de pouvoir finaliser les dessins.

Divers

La séquence d'enclenchement et de déclenchement et dans le cas d'un défaut sera définie lors d'une prochaine réunion. La gestion sera basée sur une logique programmable du type SIMATIC.

Pour simuler le cycle AD, nous avons besoin d'un générateur de fonction extérieur. La programmation se fera via un terminal.

PS: Les transparents de la réunion seront envoyés aux participants par courrier normal.

¹ La documentation est finalement arrivée le vendredi 23 janvier à 14.30 heures.