GD/cg

PS/CO/Note 93-61 (Min)
16 juillet, 1993

EXM 93-07

15/07/93

Présents : G.P. Benincasa, G. Daems, F. Giudici, W. Heinze, M. Lelaizant, J. Lewis, N de Metz-Noblat, F. Perriollat, Ch. Serre.

Statistiques :

	HEURES D'ARRET	HEURES D'ARRET	HEURES TOTALES D'OPERATION	%
LI	0h 45	2h 54	519	0,56
PSB	0	0	519	0
LPI	0h 15	0h 15	501	0,05
PS HADRON	0h 49	0h 49	499	0,16
PS LEPTON	0h 49	1h 49	499	0,36
	du 08.07.93 au 15.07.93	du début du run au 15.07.93		

PANNES / PROBLEMES

LI

45' : LI.RFQ et debunchers (phase) avaient perdus leurs valeurs. Il était nécessaire de les renvoyer.

-: Suite aux claquages, le chassis Camac de la source pose des problèmes (alimentation changée, modules mal initialisés, etc.).
A suivre.

-: DLILRF était soupçonné d' être à la base d'un problème Linac à cause d'une alarme pour les éléments RF "ALL ZERO STATUS WORD".
Ceci a eu lieu le soir du mercredi 14/07/93.
En réalité, l'alarme était fausse à cause d'un problème dans le SW qui est apparu depuis la mise en PPM de la RF. La faute était en train d'être corrigée et l' opération avait été avertie.
Des claquages ont particulièrement perturbé le travail de l'équipe présente.

PSB

-: MTV : IOR changé.

-: Watchdog Isolde : le SW des transfos et du watchdog se bloquent de temps en temps. Un ACC init est nécessaire mais précédé d'un "Z" dans le crate Camac. L'ACC init sera changé pour inclure le Z. Le blocage du SW est de la responsabilité du groupe BD.

G. Daems

CPS

49' : Camac L2 C16 et L3 C31 arrêtés dans un rack au bâtiment Central . Le fusible de l'alimentation sous coupure avait sauté. Probablement, la conséquence des travaux de câblage dans le même rack.

15' SFT : Bump 31 ne pulse plus - reload ACC.

-: KFA71-79 : les problèmes initialement soupçonnés comme des problèmes de timing ont été résolus par le changement de la carte µProcessor dans l'équipement spécifique.

-: SOS : ΣKFA71-79 :
le signal n'arrive plus sur la console. On attend JJ. Cloye pour résoudre le problème.

LPI		10' + 6':	MDK35 - display : état arrêté. Changement du Quad Transceiver et du Single Transceiver Hybrid.
	J. Philippe	-:	Timing LPI : le problème de la synchronisation entre le PS et le LPI de la semaine dernière n'a pas été compris. Par contre, les investigations ont permis de supprimer l'impulsion PX.FLPI. L' interface timing LPI produit exactement la même impulsion à partir du PX.TRL.
AA		-:	FEC bloqué. Il a été nécessaire de couper et de rallumer le 220V sur le mother crate.
DIVERS		Console 1 :	changement du graphique translator.
		POW-LPI :	Un "NO Q-RESPONSE" était apparu sur la propriété INITL. Le SW de l' E-M a été corrigé pour éviter ce défaut "non réaliste".
	C.H.Sicard		Les DSC DLILPOWC et DEPAPOWC doivent être mis à jour.
	J. Lewis	-:	Contrôle du Power House : Le nouveau SW dans le DSC tourne depuis plusieurs semaines sur l'équipement OFF-LINE du contrôle du Power House. On prévoit la commutation sur le système ON-LINE pendant le shutdown de septembre.

G. DAEMS

EXM DISTRIBUTION PS

M. Arruat, V. Adorni, G.P. Benincasa, J. Boillot, J M. Bouché, M. Bouthéon, R. Cappi, J.J. Cloye, G. Cuisinier, J. Cupérus, G. Cyvoct, G. Daems, C. Dehavay, Y. Deloose, F. di Maio, B. Frammery, A. Gagnaire, F. Giudici, W. Heinze, M. Lelaizant, J. Lewis, H. Lustig, E. Wildner, L. Mérard, N. de Metz-Noblat, A. Pace, F. Perriollat, J. Philippe, J.P. Potier, U. Raich, L. Rinolfi, Ch. Serre, C.H. Sicard, P. Skarek = 34