

EXM 93-05

27/05/93

Présents : G.P. Benincasa, G. Daems, F. Giudici, W. Heinze, J. Lewis, F. di Maio, M. Lelaizant, L.Mérard, N de Metz-Noblat, F. Perriollat, Ch. Serre, C.H. Sicard, P. Skarek.

Statistiques :

**RESUME DE 4 SEMAINES D'OPERATION**

	HEURES D'ARRET	HEURES D'ARRET	HEURES TOTALES D'OPERATION	%
LI	0h 05	0h 15	1049	0,02
PSB	0	0	1049	0
LPI	1h 38	1h 38	1045	0,16
PS HADRON	3h 42	3h 47	988	0,38
PS LEPTON	4h 51	4h 56	988	0,50
	du 29.04.93 au 27.05.93	du début du run au 27.05.93		

PANNES / PROBLEMESLINAC

5' : DLINSTIM arrêté par des claquages de la Source.

- : LX.SRC (= trigger de la source) manque suite à un veto (décablé actuellement avec l'accord de M. Vretenar) provoqué par le programme de la formation de la H.T. sur le RFQ. Le programme de formation n'était pas dans un état opérationnel, ce qui provoquait des claquages, qui à leur tour activaient le bit "VETO" pour arrêter le faisceau.

U. Raich  
 Au moment de l'arrêt du programme de formation, le bit VETO est resté actif, sans aucune indication dans le programme ou dans le système d'alarme. Il a été proposé de modifier le programme de façon à attirer l'attention de l'opérateur sur l'état du bit "veto actif" avant de sortir du programme.

PSB

- : Camac L3 C42 : IOR changé.

- : Beamscope : ST-HYB changé

- : ISOLDE : La mise en route du nouveau power convertor sur l'aimant de commutation BTY.BVT101 (temps de commutation <1sec) a nécessité la modification des interrupts de l' ACC No 11 dans le crate L1 C61.

Un retard de 1 sec dans l'exécution des commandes au niveau du SW du G64 nous a fait perdre pas mal de temps.

PS

58' (AA+SFT+SPP)  
 + 26'(AA+SFT+SPP+PHY)  
 + 1h 40 SPP  
 + 5' ALL

Un problème Camac (L2 C1) sur le timing de l'éjection 16 a mis en évidence une destruction dans la famille Master/Slave. L' Eq. No 63 (PX.SPS365RF16) n'était pas initialisé. L' intervention du spécialiste timing (J.P) a été nécessaire.

1h : PX.ETC manque à cause d'un court-circuit dans un timing distributeur.

42' : RF-timing manque : Camac L2 C26. Alimentation et ventilateur changés.

23' AA : Suite de la panne précédente : PX.SD1LM et PX.SD2LM n'étaient pas correctement initialisés.

20' LEAR : Computer PLS bloqué : transfert impossible.

8'PHY+SFT : PFW et boucle en 8 arrêté : arrêt de l'alimentation du crate Camac CPS L1 C16.

- : HW changé : ST-DIG sur PI.R2H1  
Alim sur PS L1 C4  
SCC sur TT L3 C33

- : Camac boucle 1 du CPS arrêté à cause d'un disjoncteur du réseau assuré qui a déclenché pour des raisons inconnues. La seule indication qui pourrait éventuellement être prise en considération est la température élevée dans la pièce où se trouve le disjoncteur.

A discuter avec H. Ullrich.

G. Daems

AA

- : Timing Camac crate 58 en faute à cause d'un timing distributeur.

LPI

- : [4h 55 ppp](temps non compté dans les statistiques contrôles)

D'après nos investigations, il s'agit d'une incompréhension de la part de l'opérateur sur le comportement normal du PLS qui commute sur "SPARE" en absence d'un SPS-request.

23' PPE : PPM arrêté plus de e<sup>-</sup> : la tâche "GET-TGM-CAMAC" dans le DLILPOWC a été trouvé "endormi" (in sleep).

J. Lewis

Julian modifie son SW pour éviter ce problème.

1h 15 : Timing mauvais sur MDK13 :  
changement d'un compteur preset.

- : DCTFALL : Camac C15 : SCC changé

- : serveur Oracle mal redémarré et inaccessible par les programmes sur W.S.

Puisque les "références" d'un certain nombre d'équipements se trouvent sur Oracle le contrôle de ces équipements était bloqué (W.S dispatch error).

Pour éviter ce problème de blocage, les codes d'erreur vont être affinés par Franck.

F. di Maio

L'inaccessibilité des références ne bloqueront plus le contrôle par knob.

- : DLPINSTR : tâche "trafo" endormi probablement dû à une mise à jour non effectuée du SW modifié pour éviter ce problème.
- : HW changé : SOS L2 C41 (Trees) ventilateurs  
WL.MDK31.PHAS : STE changé.

## DIVERS

F. Giudici

- : Timing-ejection LEAR modifié : une nouvelle impulsion a été rajoutée NEWSRF (-1,2msec) en parallèle avec l'ancienne impulsion SRFLEAR (-250µsec).
- : Au Power House nous avons installé :
  - l'Ethernet : "réseau contrôlé"
  - une Workstation (problème avec l'influence du champ magnétique sur l' écran).
  - un DSC dans la perspective de remplacer le SMACC qui génère les cycles magnétiques.

- : Intervallomètre : le problème du bit qui restait de temps en temps sur le dataway du Camac a été compris et corrigé.  
Le module (TSM) a été réinstallé au LPI.

- : SOS : HF8/16 (Agglo 2) changé

- : Console 2 : Alimentation CAMAC changée

- : Console 8 : sur le N100, CPU et interface TITN changés.

W. Heinze

- : Sur le module VME "FPIPLS" Wolfgang a trouvé un problème dans le "chip select" des interrupts qui pourrait expliquer les blocages de système dans les chassis VME. Les efforts continuent pour trouver le moyen de corriger ce comportement fautif.

- : Correction de la position radiale du faisceau dans la ligne LI→PSB en corrélation avec les champs magnétiques intenses du PS.  
Des efforts sont en cours pour mettre le système opérationnel. Le timing spécial arrive aux 2 alimentations concernées (LTB.DHZ30 et LTB.DHZ40).  
Franck et Wolfgang se mettent d' accord pour rendre opérationnel le contrôle de ces alimentations ayant deux CCV.

*G. DAEMS*

EXM DISTRIBUTION PS

M. Arruat, V. Adorni, G.P. Benincasa, J. Boillot, J.M. Bouché, M. Bouthéon, R. Cappi, J.J. Cloye, G. Cuisinier, J. Cupérus, G. Cyvoct, G. Daems, C. Dehavay, Y. Deloose, F. di Maio, B. Frammery, A. Gagnaire, F. Giudici, W. Heinze, M. Lelaizant, J. Lewis, H. Lustig, E. Wildner, L. Mérard, N. de Metz-Noblat, A. Pace, F. Perriollat, J. Philippe, J.P. Potier, U. Raich, L. Rinolfi, Ch. Serre, C.H. Sicard, P. Skarek = 34